



## Informazioni generali sul Corso di Studi

<b>Università</b>	Università degli Studi di ROMA "Tor Vergata"
<b>Nome del corso in italiano</b> RD	Ingegneria Elettronica (IdSua:1550524)
<b>Nome del corso in inglese</b> RD	Electronic Engineering
<b>Classe</b>	LM-29 - Ingegneria elettronica RD
<b>Lingua in cui si tiene il corso</b> RD	italiano
<b>Eventuale indirizzo internet del corso di laurea</b> RD	<a href="http://www.elettronica.uniroma2.it">http://www.elettronica.uniroma2.it</a>
<b>Tasse</b>	<a href="http://iseeu.uniroma2.it">http://iseeu.uniroma2.it</a>
<b>Modalità di svolgimento</b>	a. Corso di studio convenzionale



## Referenti e Strutture

<b>Presidente (o Referente o Coordinatore) del CdS</b>	SALMERI Marcello
<b>Organo Collegiale di gestione del corso di studio</b>	Consiglio di Corso di Studi in Ingegneria Elettronica
<b>Struttura didattica di riferimento</b>	Ingegneria Elettronica

### Docenti di Riferimento

N.	COGNOME	NOME	SETTORE	QUALIFICA	PESO	TIPO SSD
1.	AUF DER MAUR	Matthias	ING-INF/01	RD	1	Caratterizzante
2.	BROWN	Thomas Meredith	ING-INF/01	PA	1	Caratterizzante
3.	CICCOGNANI	Walter	ING-INF/01	RU	1	Caratterizzante
4.	DI CARLO	Aldo	ING-INF/01	PO	1	Caratterizzante
5.	REALE	Andrea	ING-INF/01	PA	1	Caratterizzante
6.	SALMERI	Marcello	ING-INF/07	PA	1	Caratterizzante
7.	SERINO	Antonio	ING-INF/01	RU	1	Caratterizzante
8.	TOMEI	Patrizio	ING-INF/04	PO	1	Affine

<b>Rappresentanti Studenti</b>	Franci Elisa elisa.franci@libero.it 3201166441 Pezzilli Riccardo riccardo.pezzilli@gmail.com 3206636198
<b>Gruppo di gestione AQ</b>	Stefano Bertazzoni Paolo Colantonio Mauro Giaconi Eugenio Martinelli Margherita Musetti Marcello Salmeri
<b>Tutor</b>	Franco DI PAOLO Walter CICCOGNANI Francesca BRUNETTI Arianna MENCATTINI SCIUNZI Antonio AGRESTI Giovanni SAGGIO Lucio SCUCCHIA Eugenio MARTINELLI Stefano BERTAZZONI Cristiano Maria VERRELLI



04/06/2018

Il Corso di Laurea Magistrale in Ingegneria Elettronica ha l'obiettivo di fornire una preparazione che, assieme al necessario affinamento metodologico e di base che completa la formazione di primo livello, prepari lo studente ad affrontare problematiche progettuali ed implementative riguardanti i maggiori settori in cui l'elettronica moderna viene a coniugarsi. Sono previsti infatti, oltre a un forte supporto di competenze di base, diversi percorsi formativi, che spaziano dall'elettronica per l'energia a quella per la salute e l'ambiente, dall'elettronica per l'industria a quella per lo spazio e la sicurezza, oltre che per le telecomunicazioni e la multimedialità.

Link: <http://elettronica.uniroma2.it/presentazione-laurea-magistrale> ( Presentazione del Corso di Laurea Magistrale )



QUADRO A1.a

**Consultazione con le organizzazioni rappresentative - a livello nazionale e internazionale - della produzione di beni e servizi, delle professioni (Istituzione del corso)**

Le consultazioni con il mondo del lavoro hanno avuto inizio il 22 gennaio 2008 coinvolgendo un significativo numero di interlocutori.

L'obiettivo è stato quello di innescare un processo di consultazione dinamica idoneo a fornire indicazioni finalizzate a rendere il percorso formativo il più rispondente possibile alle esigenze del mondo del lavoro.

Si sono già avuti alcuni riscontri positivi, nella linea della proposta, che fanno bene sperare in un ulteriore approfondimento in tempi congrui con l'importanza del problema che richiede adeguate informazioni anche in vista delle previsioni di occupazione.



QUADRO A1.b

**Consultazione con le organizzazioni rappresentative - a livello nazionale e internazionale - della produzione di beni e servizi, delle professioni (Consultazioni successive)**

14/06/2018

#### **Organi e soggetti accademici che effettuano la consultazione**

Le consultazioni con i rappresentanti delle organizzazioni e le aziende al fine di identificare criticità e/o possibili miglioramenti nella organizzazione del Corso di Studi e in particolare nella sua offerta formativa, sono svolte dal Coordinatore del Consiglio di Corso di Studi coadiuvato dalla Commissione per la Gestione della Qualità e i docenti afferenti al Consiglio di Corso di Studi stesso.

#### **Consultazioni con l'Ordine professionale**

L'Ordine degli Ingegneri è il primo riferimento di consultazione. Le consultazioni avvengono a livello di Macroarea e a livello di Corso di Studio attraverso colloqui con rappresentanti che forniscono spunti di riflessione su possibili miglioramenti dell'offerta didattica.

#### **Consultazioni con le Aziende del settore**

Le aziende del settore vengono consultate attraverso i loro rappresentanti soprattutto a seguito di tirocini formativi svolti dagli studenti stessi, in modo da identificare eventuali margini di miglioramento nella loro preparazione.

Vengono tipicamente analizzate sia le conoscenze culturali che le competenze trasversali.

Le impressioni degli interlocutori vengono periodicamente riferite al Coordinatore del Corso di Studi che le riporta alla Commissione per la Gestione della Qualità.

#### **Advisory Council**

Al fine di garantire un confronto continuativo con i rappresentanti del mondo del lavoro, la Macroarea di Ingegneria dell'Università degli Studi di Roma Tor Vergata ha istituito dall'A.A. 2016-17 un comitato di indirizzo denominato Advisory Council composto da rappresentanti di enti ed aziende selezionate in modo coerente con le figure professionali di riferimento dei Corsi di Studio ed in modo da garantire una adeguata rappresentatività a livello nazionale o

internazionale del tessuto produttivo e sociale di riferimento.

Le consultazioni dell'Advisory Council sono uno strumento essenziale per poter disporre di informazioni che consentano di progettare o raffinare una proposta formativa coerente con le esigenze della società e del mondo produttivo. L'attività di consultazione consente non solo di ascoltare le parti interessate ma anche di promuovere nuove figure professionali maggiormente qualificate e formate che possano dare un impulso innovativo al mondo imprenditoriale o dei servizi.

I membri dell'Advisory Council sono chiamati a fornire la loro indipendente ed imparziale opinione circa i progetti formativi dei singoli Corsi di Studio della Macroarea di Ingegneria, allo scopo di facilitare una ricognizione periodica delle competenze richieste dal mercato del lavoro e di garantire l'allineamento tra la domanda di formazione e i risultati di apprendimento. Per ciascun profilo professionale di riferimento dei singoli Corsi di Studio, i membri dell'Advisory Council sono specificamente chiamati ad esprimersi su:

- L'adeguatezza degli obiettivi formativi;
- L'adeguatezza dei risultati di apprendimento e delle modalità di verifica;
- L'efficacia delle metodologie formative nel trasmettere le conoscenze tecnico-disciplinari e nel potenziare competenze metodologiche e capacità relazionali.

I componenti dell'Advisory Council sono invitati a riunirsi una volta all'anno insieme con i rappresentanti della Macroarea di Ingegneria e vengono anche consultati attraverso somministrazione di questionari. Preliminarmente alle consultazioni, i Coordinatori dei Corsi di Studio predispongono il materiale informativo da sottoporre per tempo all'Advisory Council. Le riunioni dell'Advisory Council ed, in generale, le consultazioni - anche telematiche - sono verbalizzate e comunicate con abbondante anticipo.

I membri dell'Advisory Council sono nominati dal Coordinatore della Struttura di Raccordo della Macroarea di Ingegneria, su proposta dei Coordinatori dei Corsi di Studio e dei Delegati all'Orientamento.

#### Comitato di Indirizzo

Il Comitato di Indirizzo di Corso di Studio è formato dal Coordinatore del Corso di Studio, dal Responsabile della Gestione della Qualità, da docenti e da esponenti del mondo del lavoro, della cultura e della ricerca con profili culturali coerenti con quelli tipici dei corsi di Laurea e Laurea Magistrale afferenti al CdS. Il Comitato riflette, approfondisce e fornisce elementi in merito alle effettive potenzialità occupazionali dei laureati fornendo indicazioni su possibili miglioramenti dell'offerta formativa in termini di conoscenze e competenze. I membri del Comitato sono nominati dal Coordinatore del Corso di Studio e sono consultati almeno una volta l'anno.

#### Studi di settore e statistiche

Anche gli studi di settore e le statistiche (come quelle di Almalaurea) vengono prese in esame al fine di verificare anomalie rispetto alle medie nazionali.

Link : <http://elettronica.uniroma2.it/consultazioni> ( Consultazioni delle Parti Sociali )



QUADRO A2.a

Profilo professionale e sbocchi occupazionali e professionali previsti per i laureati

#### Ingegnere Elettronico

##### funzione in un contesto di lavoro:

I laureati nei corsi di laurea magistrale della classe sono in grado di:

- conoscere approfonditamente gli aspetti teorico-scientifici della matematica e delle altre scienze di base ed essere capaci di utilizzare tale conoscenza per interpretare e descrivere i problemi dell'ingegneria complessi o che richiedono un approccio interdisciplinare;
- conoscere approfonditamente gli aspetti teorico-scientifici dell'ingegneria, sia in generale sia in modo approfondito relativamente a quelli dell'ingegneria elettronica, nella quale sono capaci di identificare, formulare e risolvere, anche in modo innovativo, problemi complessi o che richiedono un approccio interdisciplinare;- essere capaci di ideare, pianificare, progettare e gestire sistemi, processi e servizi complessi e/o innovativi;

- essere capaci di progettare e gestire esperimenti di elevata complessità;
- avere conoscenze nel campo dell'organizzazione aziendale (cultura d'impresa) e dell'etica professionale;
- essere dotati di conoscenze di contesto e di capacità trasversali;

#### **competenze associate alla funzione:**

I principali sbocchi occupazionali previsti dai corsi di laurea magistrale della classe sono quelli dell'innovazione e dello sviluppo della produzione, della progettazione avanzata, della pianificazione e della programmazione, della gestione di sistemi complessi, sia nella libera professione sia nelle imprese manifatturiere o di servizi che nelle amministrazioni pubbliche. I laureati magistrali potranno trovare occupazione presso imprese di progettazione e produzione di componenti, apparati e sistemi elettronici ed optoelettronici; industrie manifatturiere, settori delle amministrazioni pubbliche e imprese di servizi, che applicano tecnologie e infrastrutture elettroniche per il trattamento, la trasmissione e l'impegno di segnali in ambito civile, industriale e dell'informazione.

#### **sbocchi occupazionali:**

Progettista di componenti elettronici  
 Progettista di apparati e sistemi a forte contenuto tecnologico elettronico  
 Progettista di sistemi complessi



QUADRO A2.b

Il corso prepara alla professione di (codifiche ISTAT)

1. Ingegneri elettronici - (2.2.1.4.1)
2. Ingegneri progettisti di calcolatori e loro periferiche - (2.2.1.4.2)



QUADRO A3.a

Conoscenze richieste per l'accesso

L'immatricolazione alla Laurea Magistrale in Ingegneria Elettronica è subordinata alla verifica del possesso dei requisiti curriculari e della preparazione personale dei candidati in specifici settori.

I termini quantitativi e le modalità con le quali tali verifiche vengono effettuate sono dettagliati nel regolamento didattico del corso di studi magistrale in Ingegneria Elettronica.

In ogni caso, l'ammissione alla Laurea Magistrale è subordinata alla verifica del possesso di specifici requisiti curriculari, indicati in termini di Crediti Formativi minimi acquisiti in specifici ambiti (SSD o gruppi di SSD) e definiti nel regolamento didattico del corso di studi magistrale in Ingegneria Elettronica. Tali requisiti sono, di norma, soddisfatti con il possesso di un titolo di Laurea della Classe L-8 (Ingegneria dell'Informazione).

Specificatamente, deve essere stata acquisita una adeguata preparazione nelle materie ritenute di base, nei settori dell'analisi matematica (MAT/05), della geometria (MAT/03) e della fisica (FIS/01 e FIS/03).

È previsto chiaramente l'accertamento del possesso di un congruo numero minimo di crediti formativi nel settore, caratterizzante, ING-INF/01 (Elettronica), nonché conoscenze di base in settori ritenuti parimenti significativi (ING-INF/03 Telecomunicazioni, ING-INF/07 Misure Elettriche ed Elettroniche tra gli altri) e comunque ricadenti nell'area ICT.

Infine, requisito curricolare determinante consiste nell'aver acquisito adeguata padronanza di una lingua dell'Unione Europea oltre l'italiano, in forma scritta ed orale, fondamentale non soltanto per la figura professionale risultante, ma anche per un proficuo svolgimento degli studi magistrali stessi.

Nel caso in cui il consiglio di dipartimento di Ingegneria Elettronica ritenga, applicando le norme di accesso indicate nel

regolamento didattico, che il curriculum dello studente non soddisfi tali requisiti, lo studente, prima di poter procedere all'immatricolazione, dovrà acquisire tali competenze.

Successivamente al positivo accertamento del possesso dei requisiti curriculari, verrà comunque svolta una verifica dell'adeguatezza della preparazione personale degli immatricolandi. Tale verifica verrà svolta con le modalità indicate nel regolamento didattico del corso di studi magistrale in Ingegneria Elettronica, ed includerà anche la verifica della necessaria padronanza di una lingua dell'unione europea.



QUADRO A3.b

Modalità di ammissione

04/06/2018

L'immatricolazione alla Laurea Magistrale in Ingegneria Elettronica è subordinata alla verifica del possesso dei requisiti curriculari e della preparazione personale dei candidati in specifici settori.

Lo studente che desidera iscriversi al Corso di Laurea Magistrale in Ingegneria Elettronica dovrà quindi far domanda al Coordinatore del Corso di Studio che provvederà ad avviare la procedura. Le procedure amministrative possono essere consultate sul sito web della Segreteria Studenti di Macroarea.

Link : <http://elettronica.uniroma2.it/accesso-laurea-magistrale> ( Modalità di ammissione alla Laurea Magistrale )



QUADRO A4.a

Obiettivi formativi specifici del Corso e descrizione del percorso formativo

L'Ingegneria Elettronica è una specializzazione nell'area delle Tecnologie dell'Informazione e della Comunicazione (ICT), orientata per tradizione e cultura a fornire gli strumenti necessari per la comprensione, la valutazione e la progettazione di circuiti e sistemi elettronici nei settori più diversi.

È evidente agli occhi di tutti l'importanza che l'elettronica ha assunto e sempre più sta assumendo, oltre che nel settore dell'ICT, in altri ambiti, quali i trasporti, i beni culturali, l'ambiente, la biomedicina, il settore agroalimentare, la meccanica, la demotica, i sistemi di controllo industriali, ecc.

La previsione di due livelli individua due diverse esigenze, la prima quella corrispondente alla necessità di un numero adeguato di tecnici in grado di fornire, opportunamente guidati, prestazioni professionali nel settore, la seconda quella di preparare ingegneri in grado di affrontare e risolvere problemi nuovi o di elevata complessità.

Pur nella separazione delle lauree prevista dalla nuova normativa, la laurea magistrale ha come presupposto le competenze acquisite e gli strumenti professionali acquisiti nella laurea di primo livello, che vengono utilizzati per affrontare le problematiche progettuali di specifici settori applicativi.

La laurea magistrale in ingegneria elettronica prevede diversi indirizzi, orientati alle applicazioni di maggiore interesse sia nell'area geografica di riferimento che per interesse oggettivo. In particolare si spazia dall'elettronica per l'energia a quella per la salute e l'ambiente, dall'elettronica per l'industria a quella per lo spazio e la sicurezza, oltre che per le telecomunicazioni e

la multimedialità 1/2.

Inoltre nell'ambito del corso di laurea 1/2 dato un adeguato spazio agli aspetti tecnologici, in collegamento con le attività 1/2 di ricerca svolte nell'Ateneo.

▶ QUADRO A4.b.1		Conoscenza e comprensione, e Capacità di applicare conoscenza e comprensione: Sintesi	
<b>Conoscenza e capacità di comprensione</b>			
<b>Capacità di applicare conoscenza e comprensione</b>			

▶ QUADRO A4.b.2		Conoscenza e comprensione, e Capacità di applicare conoscenza e comprensione: Dettaglio	
<b>Ingegneria Elettronica</b>			
<b>Conoscenza e comprensione</b>			
<p>Il laureato magistrale in Ingegneria Elettronica 1/2 caratterizzato da un lato da una estesa ed approfondita conoscenza delle discipline di base dell'elettronica moderna, e dall'altro da competenze che lo rendono in grado di apprezzare ed ulteriormente sviluppare i cambiamenti e le innovazioni di un settore in continua evoluzione.</p> <p>In particolare, le competenze di base acquisite nell'ambito della laurea in Ingegneria Elettronica vengono completate e ulteriormente sviluppate nei settori dell'optoelettronica, della teoria dei circuiti e dell'elettronica industriale, oltre a quelli dei dispositivi e sensori elettronici, dell'elettronica di alta frequenza ed ad elevata integrazione. Oltre a tali aumentate competenze di base, che vanno ad ampliare la formazione pregressa, viene fornito un ulteriore approfondimento, legato alle scelte dello studente, che ulteriormente accresca le capacità 1/2 di analisi e comprensione tipiche dell'ingegnere elettronico.</p> <p>La verifica delle competenze acquisite avviene tipicamente mediante accertamenti sia in itinere che finali in forma scritta, spesso completati da un colloquio volto a saggiare la preparazione di dettaglio e le capacità 1/2 di ragionamento del futuro ingegnere elettronico. Tali accertamenti, svolti nell'ambito dei singoli corsi impartiti, prendono poi la forma di prove di laboratorio nel caso di corsi di misure, nell'ambito dei quali 1/2 spesso prevista una relazione individuale, a dimostrare le capacità 1/2 di analisi, di sintesi e di elaborazione autonoma dello studente.</p> <p>Nel complesso quindi l'acquisizione delle conoscenze impartite viene saggiata in diverse modalità 1/2, tra loro complementari, a formare un quadro d'insieme organico della formazione raggiunta. Parimenti le capacità 1/2 di comprensione acquisite, sempre nell'ambito di colloqui e prove di esame, vengono più 1/2 volte messe alla prova nell'arco del corso di studi.</p> <p>A completamento del percorso formativo, l'ingegnere elettronico deve, nell'ambito dell'esame finale, dimostrare di aver acquisito la padronanza di uno specifico argomento presentando i risultati dell'attività 1/2 svolta alla commissione di esame finale. In tale sede vengono valutate le capacità 1/2 di approfondimento degli argomenti trattati e l'originalità 1/2 delle soluzioni proposte a problemi spesso complessi riguardanti la progettazione di dispositivi, sistemi o sotto-sistemi elettronici.</p> <p>Il laureato magistrale in ingegneria elettronica 1/2 così 1/2 in grado quindi di affrontare, con le conoscenze acquisite, problemi di sintesi di sistemi elettronici complessi, elaborando soluzioni anche innovative.</p> <p>E' poi in grado di affrontare tematiche nuove mettendo in campo gli strumenti di comprensione e di sviluppo forniti e sviluppandone ulteriori.</p>			
<b>Capacità di applicare conoscenza e comprensione</b>			

L'applicazione delle conoscenze acquisite durante il corso di studi magistrale in ingegneria elettronica consente di affrontare problematiche complesse mediante l'approccio di segmentazione e successiva sintesi per il raggiungimento della soluzione più adatta.

A seguito di tale percorso formativo, in particolare il laureato magistrale in Ingegneria Elettronica è in grado di:

- applicare le competenze acquisite per definire correttamente le specifiche di progetto e per realizzare sistemi elettronici di elevata complessità, nonché avvalersi degli strumenti più idonei per verificarne la conformità a specifica; per questa attività è in grado di collaborare e coordinarsi con esperti del settore specifico.
- condurre test, anche complessi, attraverso l'implementazione di sistemi di acquisizione e di misura in cui si fa uso di strumenti hardware e software dedicati.
- applicare le conoscenze specifiche dimostrando capacità e livello di autonomia nell'elaborazione, nell'interpretazione e nella comunicazione dei risultati della sperimentazione.
- dimostrare un elevato livello di comprensione delle tecniche e dei metodi applicabili nei diversi contesti, e relative capacità di tradurre in pratica gli aspetti teorici.
- organizzare e gestire attività produttive nei settori di studio che lo caratterizzano.
- aggiornarsi in funzione dell'evoluzione tecnologica.

L'attualizzazione dell'approccio di segmentazione e sintesi viene più volte mostrata, durante i singoli corsi, proponendo dei casi tipici nel corso delle attività di esercitazione, caratterizzati da un crescente grado di complessità. Tali esercitazioni vengono riproposte, oltre che durante la fase didattica frontale, come esercizio di autovalutazione.

In molti corsi, per sviluppare od ulteriormente incrementare le capacità e abilità di applicazione in contesti più ampi, è previsto il ricorso sistematico ad attività seminariali, durante le quali esperti di settori applicativi provenienti dal mondo industriale o delle professioni sottopongono agli studenti ed analizzano problematiche molto complesse ma comunque legate al settore dell'ingegneria elettronica. È il caso ad esempio di esperti del settore spaziale, dell'elettronica per applicazioni in sistemi sensoriali o ad elevata integrazione.

Le prove di esame dei singoli corsi sono quindi ideate in maniera da evidenziare tale capacità di segmentazione e di sintesi successiva, ponendo spesso problemi concreti di progettazione o analisi. Nel corso poi del lavoro di tesi l'applicazione delle competenze di base a settori specifici è direttamente valutata, affrontandosi in tale ambito tipicamente la problematica di sintesi di sistemi elettronici complessi per molteplici applicazioni.

#### **Le conoscenze e capacità sono conseguite e verificate nelle seguenti attività formative:**

[Visualizza Insegnamenti](#)

[Chiudi Insegnamenti](#)

[AFFIDABILITA' DI SISTEMI DIGITALI](#) [url](#)

[AMBIENT ASSISTED LIVING](#) [url](#)

[ARCHITETTURE E SISTEMI VLSI PER IL DSP](#) [url](#)

[CIRCUITI ALGORITMI PER IL TRATTAMENTO DI SEGNALI MULTIMEDIALI E BIOSEGNALI](#) [url](#)

[CIRCUITI DISTRIBUITI PER ALTA FREQUENZA](#) [url](#)

[CONTROL OF ELECTRICAL MACHINES](#) [url](#)

[CONTROL OF MECHANICAL SYSTEMS](#) [url](#)

[CONTROLLO DI SISTEMI INDUSTRIALI](#) [url](#)

[DISPOSITIVI ELETTRONICI E SENSORI](#) [url](#)

[ELABORAZIONE DI IMMAGINI](#) [url](#)

[ELETTRONICA DI ALTA FREQUENZA I](#) [url](#)

[ELETTRONICA DI INTERFACCIA E CIRCUITI INTEGRATI ANALOGICI](#) [url](#)

[ELETTRONICA ORGANICA E BIOLOGICA](#) [url](#)

[ELETTRONICA PER L'ENERGIA RINNOVABILE](#) [url](#)

[ELETTRONICA PER LE TELECOMUNICAZIONI](#) [url](#)

[IDENTIFICAZIONE DI SISTEMI DINAMICI](#) [url](#)

[LABORATORIO DI DISPOSITIVI E SISTEMI PER L'ENERGIA E L'EFFICIENZA ENERGETICA](#) [url](#)

[MICRO-NANO SISTEMI E TECNOLOGIE](#) [url](#)

[MISURE ED ANALISI DATI](#) [url](#)

[MISURE ELETTRICHE 2](#) [url](#)

[NANOELETTRONICA](#) [url](#)

[OPTOELETTRONICA](#) [url](#)

[PATTERN RECOGNITION E MACHINE LEARNING](#) [url](#)

[PROGETTAZIONE DI CIRCUITI E SISTEMI VLSI](#) [url](#)

[ROBOTICA CON LABORATORIO](#) [url](#)

[SENSORI CHIMICI E BIOSENSORI](#) [url](#)

[SIMULAZIONE DI DISPOSITIVI ELETTRONICI](#) [url](#)

[SINTESI DEI CIRCUITI](#) [url](#)

[SISTEMI ADATTATIVI](#) [url](#)

[SISTEMI DI MISURA AD ALTA FREQUENZA](#) [url](#)



SISTEMI DIGITALI PER L'ELABORAZIONE DI SEGNALI ED IMMAGINI [url](#)  
 SISTEMI ELETTRONICI PER LA SICUREZZA [url](#)  
 SISTEMI ELETTRONICI PER LO SPAZIO [url](#)  
 SISTEMI ELETTRONICI PER LO SPAZIO [url](#)  
 WIRELESS ELECTROMAGNETIC TECHNOLOGIES [url](#)



QUADRO A4.c

**Autonomia di giudizio**  
**Abilità comunicative**  
**Capacità di apprendimento**

**Autonomia di giudizio**

La capacità di analisi posseduta dal laureato magistrale in ingegneria elettronica gli consente di acquisire ottimi livelli di autonomia di giudizio su argomenti relativi al proprio campo di studio, condizione indispensabile per la formulazione e la sintesi della soluzione al problema in esame.

L'autonomia di giudizio matura durante il percorso formativo ed è il risultato di diversi fattori.

In particolare le attività formative di base e caratterizzanti intraprese gli consentono di raggiungere un ottimo livello di padronanza nell'individuazione dei metodi di analisi appropriati, delle modalità di acquisizione ed elaborazione delle informazioni (misure, risultati di esperimenti, prove in laboratorio) e nell'interpretare i risultati che ne derivano eventualmente anche attraverso analisi di tipo statistico.

Parimenti vengono a maturare la capacità di condurre ricerche bibliografiche su fonti scientifiche e tecniche, basi di dati e documenti normativi di varia natura soprattutto, ma non esclusivamente, per la preparazione della prova finale.

Ciò consente al laureato la selezione delle informazioni rilevanti nel contesto in esame e la formulazione del proprio giudizio autonomo, rigoroso e tecnicamente condivisibile, comprensivo della eventuale riflessione sui temi sociali, scientifici o etici ad esso eventualmente connesso.

Il raggiungimento dell'ottimo livello di autonomia di giudizio è dimostrato dal superamento delle prove di esame, sia in forma scritta che orali o miste, della predisposizione degli elaborati ma soprattutto in occasione della prova finale.

**Abilità comunicative**

Il laureato magistrale in ingegneria elettronica è dotato di ottime capacità relazionali e decisionali; è così in grado di presentare i risultati della propria attività in forma scritta e/o orale con caratteristiche di organicità e rigore tecnico; può comunicare e trasferire informazioni, idee, problemi e soluzioni a interlocutori specialisti e non specialisti, sia in lingua italiana che in una lingua straniera, tipicamente inglese.

In maggiore dettaglio :

- è in grado di sviluppare il proprio lavoro in maniera sia individuale che in team; ciò è dovuto al fatto che alcune attività formative del corso di laurea prevedono specifiche attività di laboratorio o esercitative, strutturate anche per gruppi, favorendo e stimolando quindi le abilità comunicative.

- è in grado di trasmettere i risultati del proprio lavoro in forma scritta, attraverso la predisposizione di elaborati frutto sia del lavoro individuale che di gruppo, sia di esperienze di attività di tirocinio o stage, ove previste. Anche in questo caso la prova finale rappresenta il momento chiave in cui si richiede una chiara abilità comunicativa, che costituisce elemento di valutazione nel giudizio complessivo.

- dimostra un livello adeguato di comunicazione in lingua straniera sia nella comprensione delle fonti richieste per studio e approfondimenti dei temi trattati; in molti corsi infatti numerosi testi di approfondimento consigliati assieme alla letteratura scientifica applicabile sono necessariamente

in lingua straniera (inglese), così stimolando la comprensione e lo sviluppo della capacità di comunicazione in tale lingua. E' possibile poi per lo studente l'utilizzazione di strumenti di internazionalizzazione specifici, che coinvolgono soggiorni di studio presso primari atenei europei

Le abilità comunicative vengono sviluppate nella partecipazione ad attività di laboratorio, tipicamente organizzate in gruppi, e nella discussione di casi tipici. Ulteriore occasione costituita, dalla predisposizione della relazione finale discussa in presenza di una commissione di laurea. Molto frequente il ricorso ad attività di tesi presso primarie aziende del settore elettronico: in tale periodo di tesi quindi le abilità comunicative vengono ulteriormente sviluppate, direttamente in un ambiente molto simile a quello che vedrà impegnato l'ingegnere magistrale nel suo futuro professionale.

La valutazione del raggiungimento degli obiettivi comunicativi avviene attraverso varie forme: le verifiche di esame previste nel percorso formativo (con accertamenti in forma orale e scritta), soprattutto nei casi in cui l'insegnamento preveda la presentazione di risultati mediante illustrazione di diapositive o piccoli elaborati riassuntivi; la prova finale in cui il candidato presenta il risultato del lavoro svolto su una specifica area tematica; le abilità maturate in occasione di periodi di tirocinio e stage, dichiarate anche nelle relazioni dei relatori.

Il laureato magistrale in Ingegneria Elettronica ha sviluppato le capacità di apprendimento necessarie per progredire con successo nel percorso formativo. Tali capacità gli consentono di intraprendere, con elevato livello di autonomia, gli aggiornamenti resi necessari dall'evoluzione tecnologica del settore dell'ingegneria dell'informazione e di intraprendere eventualmente gli studi sui livelli di formazione successivi (Master di secondo livello e Dottorato di ricerca).

La capacità di apprendimento si sviluppa durante la preparazione agli esami di profitto e nella predisposizione degli elaborati e dei progetti funzionali alle verifiche. La prova finale e la redazione dell'elaborato di tesi rappresentano poi un momento importante per lo studente che deve dimostrare un elevato livello di capacità di apprendimento autonomo.

La verifica del raggiungimento di tale obiettivo è legata ovviamente ai risultati di profitto della didattica tradizionale, alla valutazione della commissione di laurea e alle relazioni dei relatori.

#### Capacità di apprendimento

Le modalità e gli strumenti didattici con cui i risultati di apprendimento attesi vengono conseguiti consistono in lezioni ed esercitazioni frontali, attività di laboratorio nei diversi settori dell'ingegneria elettronica, seminari integrativi e testimonianze aziendali, visite tecniche, gite di istruzione, stage presso enti pubblici, aziende, studi professionali e/o società di ingegneria.

Le modalità con cui i risultati di apprendimento attesi sono verificati possono consistere in prove in itinere intermedie, con lo scopo di rilevare l'andamento e l'efficacia dei processi di apprendimento, attuate secondo modalità strettamente concordate e pianificate; sono previsti esami di profitto, finalizzati a valutare quantitativamente, con voto espresso in trentesimi, il conseguimento degli obiettivi complessivi delle attività formative.

Le prove certificano il grado di preparazione individuale degli studenti e tengono conto delle valutazioni svolte in itinere.



Il lavoro può consistere in un elaborato teorico su un argomento originale o nello sviluppo di un progetto, eventualmente nell'ambito di un accordo con Ditte esterne, e deve mettere in evidenza il contributo originale del candidato.

Tale relazione conterrà le risultanze del lavoro svolto presso un laboratorio universitario, un ente di ricerca o un'azienda convenzionati. In ogni caso al laureato verrà assegnato un tutor (relatore) afferente al Corso di Laurea ed eventualmente un tutore esterno, entrambi con la responsabilità di seguire ed indirizzare il lavoro assegnato al laureando.

A mero titolo di esempio si riportano nell'allegato pdf le materie ed i titoli di alcune delle tesi di laurea sostenute in sessioni di laurea recenti.

Pdf inserito: [visualizza](#)

▶ QUADRO A5.b

Modalità di svolgimento della prova finale

09/05/2017

Lo studente al fine di ottenere la Laurea Magistrale in Ingegneria è tenuto allo svolgimento di una prova finale che consiste

- nello svolgimento di un lavoro sperimentale, di ricerca o compilativo seguito da un relatore (docente dell'Ateneo) e da eventuale/i correlatore/i dell'università, di un centro di ricerca o di una azienda (secondo dove sia stato svolto il lavoro);
- dalla scrittura di un elaborato che riassume le modalità e i risultati del lavoro mettendo in risalto il contributo personale dello studente;
- l'esposizione del lavoro di tesi davanti ad apposita commissione.

Nel caso la commissione riterrà il lavoro di tesi congruo, essa assegnerà, in piena libertà di giudizio, un voto finale di laurea in 110 che tenga conto del lavoro di tesi stesso (valutando tutti i parametri che riterrà opportuni, tra i quali l'originalità, il metodo, i risultati) e del curriculum dello studente. Il Consiglio di Corso di Studi, stabilisce, a titolo indicativo, una votazione di partenza che tiene conto del curriculum e un intervallo di punteggio da assegnare alla tesi stessa, in modo da rendere il giudizio globale non eccessivamente soggettivo.



▶ QUADRO B1

Descrizione del percorso di formazione (Regolamento Didattico del Corso)

Pdf inserito: [visualizza](#)

Descrizione Pdf: Didattica programmata e Didattica erogata

Link: <http://www.elettronica.uniroma2.it/percorso-laurea-magistrale>

▶ QUADRO B2.a

Calendario del Corso di Studio e orario delle attività formative

<http://ing.uniroma2.it/didattica/orario-delle-lezioni/>

▶ QUADRO B2.b

Calendario degli esami di profitto

<http://www.elettronica.uniroma2.it/organizzazione-della-didattica/>

▶ QUADRO B2.c

Calendario sessioni della Prova finale




<http://www.elettronica.uniroma2.it/sedute-di-laurea/>

▶ QUADRO B3

Docenti titolari di insegnamento

Sono garantiti i collegamenti informatici alle pagine del portale di ateneo dedicate a queste informazioni.

N.	Settori	Anno di corso	Insegnamento	Cognome Nome	Ruolo	Crediti	Ore	Docente di riferimento per corso
1.	ING-INF/01	Anno di corso 1	AFFIDABILITA' DI SISTEMI DIGITALI <a href="#">link</a>	OTTAVI MARCO <a href="#">CV</a>	PA	9	90	
		Anno						

2.	ING-INF/04	di corso 1	CONTROLLO DI SISTEMI INDUSTRIALI <a href="#">link</a>	SANTOSUOSSO GIOVANNI LUCA <a href="#">CV</a>	PA	9	90	
3.	ING-INF/01	Anno di corso 1	DISPOSITIVI ELETTRONICI E SENSORI <a href="#">link</a>	DI NATALE CORRADO <a href="#">CV</a>	PO	9	90	
4.	ING-INF/01	Anno di corso 1	ELETTRONICA DI ALTA FREQUENZA I <a href="#">link</a>	DI PAOLO FRANCO <a href="#">CV</a>	RU	9	30	
5.	ING-INF/01	Anno di corso 1	ELETTRONICA DI ALTA FREQUENZA I <a href="#">link</a>	LIMITI ERNESTO <a href="#">CV</a>	PO	9	60	
6.	ING-INF/01	Anno di corso 1	ELETTRONICA DI INTERFACCIA E CIRCUITI INTEGRATI ANALOGICI <a href="#">link</a>	FALCONI CHRISTIAN <a href="#">CV</a>	RU	6	60	
7.	ING-INF/07	Anno di corso 1	MODULO 1 ( <i>modulo di MISURE ED ANALISI DATI</i> ) <a href="#">link</a>	SALMERI MARCELLO <a href="#">CV</a>	PA	9	90	
8.	ING-INF/01	Anno di corso 1	MODULO 2 ( <i>modulo di MISURE ED ANALISI DATI</i> ) <a href="#">link</a>	SALMERI MARCELLO <a href="#">CV</a>	PA	3	30	
9.	ING-INF/01	Anno di corso 1	OPTOELETTRONICA <a href="#">link</a>	BROWN THOMAS MEREDITH <a href="#">CV</a>	PA	9	30	
10.	ING-INF/01	Anno di corso 1	OPTOELETTRONICA <a href="#">link</a>	BRUNETTI FRANCESCA <a href="#">CV</a>	PA	9	30	
11.	ING-INF/01	Anno di corso 1	OPTOELETTRONICA <a href="#">link</a>	REALE ANDREA <a href="#">CV</a>	PA	9	30	
12.	ING-INF/01	Anno di corso 1	PROGETTAZIONE DI CIRCUITI E SISTEMI VLSI <a href="#">link</a>	CARDARILLI GIAN CARLO <a href="#">CV</a>	PO	9	90	
13.	ING-IND/31	Anno di corso 1	SINTESI DEI CIRCUITI <a href="#">link</a>	SARGENI FAUSTO <a href="#">CV</a>	PA	9	90	
14.	ING-INF/01	Anno di corso 1	SISTEMI DIGITALI PER L'ELABORAZIONE DI SEGNALI ED IMMAGINI <a href="#">link</a>	CARDARILLI GIAN CARLO <a href="#">CV</a>	PO	6	30	

Anno

15.	ING-INF/01	di corso 1	SISTEMI DIGITALI PER L'ELABORAZIONE DI SEGNALI ED IMMAGINI <a href="#">link</a>	POLLASTRONE FABIO <a href="#">CV</a>		6	30
16.	ING-INF/01	Anno di corso 1	SISTEMI ELETTRONICI PER LO SPAZIO <a href="#">link</a>	LIMITI ERNESTO <a href="#">CV</a>	PO	6	30
17.	ING-INF/01	Anno di corso 1	SISTEMI ELETTRONICI PER LO SPAZIO <a href="#">link</a>	COLANGELI SERGIO		6	30

▶ QUADRO B4

Aule

Descrizione link: Aule didattiche e di studio

Link inserito: <http://elettronica.uniroma2.it/aule>

▶ QUADRO B4

Laboratori e Aule Informatiche

Descrizione link: Laboratori didattici

Link inserito: <http://elettronica.uniroma2.it/laboratori>

▶ QUADRO B4

Sale Studio

Descrizione link: Aule didattiche e di studio

Link inserito: <http://elettronica.uniroma2.it/aule>

▶ QUADRO B4

Biblioteche

Descrizione link: Biblioteca

Link inserito: <http://elettronica.uniroma2.it/biblioteca>

▶ QUADRO B5

Orientamento in ingresso

L'orientamento in ingresso acquisisce per il Corso di Laurea Magistrale in Ingegneria Elettronica una importanza *09/05/2017* particolarmente strategica, anche e soprattutto vista la necessità di informare compiutamente gli studenti sui reali contenuti del percorso formativo e sulle emergenti prospettive di impiego nel settore. In particolare, allo scopo di promuovere la conoscenza degli effettivi contenuti dei corsi, delle prospettive occupazionali e delle eventuali carriere associate,

1. Viene effettuata, a cadenza almeno annuale una presentazione rivolta a tutti gli studenti del terzo anno della Laurea di Primo livello in Ingegneria Elettronica. Tale evento, opportunamente pubblicizzato sia sul sito Internet del Corso di Laurea che a cura dei Docenti dei Corsi, viene previsto tipicamente in marzo/aprile ed è volto alla descrizione particolareggiata delle aree in cui si articola la laurea Magistrale, oltre a presentare i corsi di fondamento comuni a tutte le aree. Vengono presentati quindi, a cura dei docenti responsabili, gli indirizzi di Elettronica per l'Energia, per la Salute e L'ambiente, per l'Industria, per lo Spazio e la Sicurezza, per le telecomunicazioni e la Multimedialità.

2. Viene tenuto in funzione e mantenuto un forum di discussione collegato al sito internet del Corso di Laurea, nel quale è possibile anche ad utenti non registrati (e quindi provenienti da Corsi di Laurea o Atenei diversi) porre quesiti ed interagire con i docenti responsabili.

Il risultato di tale opera porta ad avere un numero di iscritti alla Laurea Magistrale tipicamente molto prossimo a quello della Laurea di Primo Livello (talvolta addirittura superiore), evidente indicatore dell'efficacia dell'azione di orientamento in ingresso anche verso realtà e atenei diversi da Tor Vergata (un significativo numero di studenti ha conseguito la Laurea di primo livello presso altri atenei).

## ▶ QUADRO B5

### Orientamento e tutorato in itinere

Il corso di Laurea Magistrale prevede due iniziative specifiche.

*09/05/2017*

1) Tutoraggio nell'ambito delle materie caratterizzanti del Corso di Laurea Magistrale. A tal proposito, personale docente (ricercatori), coadiuvati da collaboratori (post-doc ed assegnisti di ricerca) svolgono attività di tutoraggio (supporto alle lezioni, esercitazioni supplementari, disponibilità a chiarimenti per via telematica) nell'ambito dei corsi caratterizzanti. A tale opera si prestano non soltanto i tutor indicati nell'apposita sezione del presente documento, ma anche in generale tutti i docenti del Corso di Laurea, ribadendo l'atteggiamento positivo e costruttivo di una comunità coesa.

2) Assemblea. Almeno una volta all'anno il corso di Laurea organizza un'assemblea plenaria con tutti gli studenti. Tale assemblea vede coinvolto direttamente il presidente del corso di laurea, coadiuvato da ulteriori docenti del corso. Tale occasione è usata per comprendere l'efficacia dell'organizzazione operativa del corso, raccogliere suggerimenti e feedback da parte degli studenti, fornire linee guida relative alla compilazione del piano di studio ed alla scelta degli insegnamenti, fornire chiarimenti su contenuti e strategie sia del corso di laurea nel suo insieme che dei singoli insegnamenti che ne fanno parte, etc. Gran parte dell'assemblea è dedicata a domande e risposte.

Infine, il Coordinatore del corso di Laurea Magistrale, insieme ai responsabili di ciascuna delle aree applicative in cui il Corso di Laurea Magistrale si articola, sono sempre disponibili sia nell'orario di ricevimento (e non solo), che per via telematica, a chiarire dubbi ed a risolvere problemi degli studenti.

## ▶ QUADRO B5

### Assistenza per lo svolgimento di periodi di formazione all'esterno (tirocini e stage)

Il corso di Laurea prevede fino ad un massimo di 3 CFU dedicati a tirocini e stage presso enti esterni. Per ogni attività di tirocinio o stage, il Corso di Laurea prevede un tutor interno (docente o ricercatore del Corso di Laurea), il cui ruolo è mantenere i contatti con il tutor aziendale, definire il piano delle attività formative da erogare in forma di tirocinio, verificare i progressi dello studente, risolvere eventuali problemi, etc.

Oltre ai CFU assegnati per attività di tirocinio, lo studente ha opportunità di svolgere il lavoro legato alla prova finale presso un ente o azienda esterna, grazie ai numerosi contatti aziendali intrattenuti dai docenti del corso di Laurea Magistrale con molte aziende elettroniche dell'area romana e italiana in generale. Anche in questo caso, al tutor aziendale si affianca un tutor (relatore) del corso di Laurea, che monitora in maniera costante sia l'impegno che i risultati ottenuti nel processo di apprendimento, sino alla prova finale.

La scelta delle aziende presso cui svolgere il tirocinio è lasciata allo studente; tuttavia il corso di Laurea periodicamente informa gli studenti (per il tramite del sito web del Corso di Laurea e direttamente tramite mailing list) relativamente ad opportunità di stage e tirocini, ed altre iniziative svolte con enti ed aziende esterne.

Inoltre, i docenti del Corso di Laurea hanno numerosi contatti industriali, ed aiutano gli studenti a trovare ulteriori opportunità. A tale proposito, la stragrande maggioranza degli insegnamenti del corso di Laurea Magistrale prevede interventi occasionali (seminari tematici) di esperti provenienti dal mondo dell'impresa. Spesso questi seminari rappresentano un primo canale di contatto tra gli studenti ed il mondo aziendale al fine di identificare prospettive concrete di stage e tirocini, o anche opportunità di svolgere l'intera tesi di Laurea presso industrie del settore.

## ▶ QUADRO B5

## Assistenza e accordi per la mobilità internazionale degli studenti



*In questo campo devono essere inserite tutte le convenzioni per la mobilità internazionale degli studenti attivate con Atenei stranieri, con l'eccezione delle convenzioni che regolamentano la struttura di corsi interateneo; queste ultime devono invece essere inserite nel campo apposito "Corsi interateneo".*

*Per ciascun Ateneo straniero convenzionato, occorre inserire la convenzione che regola, fra le altre cose, la mobilità degli studenti, e indicare se per gli studenti che seguono il relativo percorso di mobilità sia previsto il rilascio di un titolo doppio o multiplo. In caso non sia previsto il rilascio di un titolo doppio o multiplo con l'Ateneo straniero (per esempio, nel caso di convenzioni per la mobilità Erasmus) come titolo occorre indicare "Solo italiano" per segnalare che gli studenti che seguono il percorso di mobilità conseguiranno solo il normale titolo rilasciato dall'ateneo di origine.*

*I corsi di studio che rilasciano un titolo doppio o multiplo con un Ateneo straniero risultano essere internazionali ai sensi del DM 1059/13.*

Il corso di Laurea aderisce al programma Erasmus. Tale programma, coordinato a livello di Macroarea di Ingegneria, prevede attualmente una disponibilità complessiva di circa 150 borse, di cui circa il 20% fruibile dal Corso di Laurea di Elettronica.

Annualmente, il programma Erasmus prevede normalmente due bandi successivi (il secondo utilizzato per ripartire borse non richieste nel primo bando). Al momento, in attesa di un successivo bando, il numero complessivo di partenze preventivate è di circa il 70% delle borse disponibili. Docenti del corso di Laurea in Ingegneria Elettronica contribuiscono al corretto funzionamento del programma Erasmus.

Con il supporto economico ed organizzativo dell'Ufficio Relazioni Internazionali dell'Ateneo, sono periodicamente organizzati corsi intensivi di Lingua Inglese tenuti nelle nostre aule. Nell'ambito della macroarea di Ingegneria, 50 studenti hanno ottenuto sino ad oggi e stanno per ottenere certificazioni IELTS rilasciate dal British Council (livelli da B2 a C1).



Il Programma Erasmus non è la sola fonte di mobilità degli studenti. Infatti esistono accordi strategici con Stati esteri che portano non soltanto gli studenti del Corso di Laurea presso atenei stranieri, ma anche studenti stranieri a frequentare i corsi del nostro Corso di Laurea. In questi ultimi casi, gli studenti vengono dapprima orientati nella scelta degli insegnamenti da introdurre nel proprio piano di studi e successivamente, durante la frequenza, vengono supportati anche con lezioni di lingua italiana per facilitare l'apprendimento.

Infine, grazie all'esistenza di numerosi contatti in essere che coinvolgono i docenti del Corso, e numerosi progetti di ricerca finanziati dalla Commissione Europea che vedono il Dipartimento di Ingegneria Elettronica partner di progetto, il Corso di Laurea offre la possibilità di svolgere tesi di Laurea presso enti di ricerca ed aziende all'estero.

n.	Nazione	Ateneo in convenzione	Codice EACEA	Data convenzione	Titolo
1	Francia	UNIVERSITE D'ARTOIS		19/02/2014	solo italiano
2	Francia	Universit� Lille I Sciences et Technologies		30/01/2014	solo italiano
3	Germania	Georg-August-Universit�t		16/12/2013	solo italiano
4	Germania	Heinrich-Heine Universit�t		23/12/2016	solo italiano
5	Polonia	POLITECHNIKA WARSZAWSK		28/01/2014	solo italiano
6	Romania	Academia Tehnica Militara		06/07/2015	solo italiano
7	Romania	Universitatea Tehnica �GH. ASACHI�		14/01/2014	solo italiano
8	Spagna	Universidad Autonoma de Madrid	28579-EPP-1-2014-1-ES-EPPKA3-ECHE	22/12/2016	solo italiano
9	Spagna	Universidad Polit�cnica		21/01/2014	solo italiano
10	Spagna	Universidad de Alcal�		19/12/2013	solo italiano
11	Spagna	Universidad de Cantabria	29589-EPP-1-2014-1-ES-EPPKA3-ECHE	04/12/2013	solo italiano
12	Spagna	Universidad de Malaga	28699-EPP-1-2014-1-ES-EPPKA3-ECHE	09/07/2015	solo italiano
13	Spagna	Universitat Aut�noma de Barcelona		09/01/2014	solo italiano
14	Spagna	Universitat Polit�cnica de Catalunya	28604-EPP-1-2014-1-ES-EPPKA3-ECHE	25/03/2014	solo italiano



Il corso di Laurea Magistrale prevede fino a 3 CFU di attività formative nella forma di stage e tirocini, atte a preparare gli studenti al mondo del lavoro, oltre alla possibilità di effettuare la propria tesi di laurea presso enti esterni o aziende. 09/05/2017

La maggior parte degli insegnamenti della Laurea Magistrale prevede interventi tematici e seminariali tenuti da esponenti dell'industria nazionale e da enti esterni all'Università. La frequentazione di questi seminari, unita all'esperienza aziendale acquisita in occasione della preparazione della prova finale favorisce una corretta e approfondita relazione con il mondo del lavoro in anticipo rispetto all'ingresso formale che avverrà dopo il conseguimento del titolo di studio.

Infine, è da rimarcare l'annuale iniziativa, alla quale il corso di Laurea Magistrale partecipa fornendo il necessario supporto umano e di competenze, del Forum Università/Lavoro, organizzato dalle associazioni di ex-allievi di Ingegneria, che si svolge presso i locali didattici dell'area di Ingegneria nel periodo primaverile. Tale evento della durata di almeno due giornate, prevede una serie di workshop tematici nonché la presenza di stand delle maggiori aziende locali e nazionali che si presentano agli studenti, richiedendo anche da questi i curricula per l'effettuazione dei necessari colloqui conoscitivi in vista di una eventuale assunzione.

## ▶ QUADRO B5 | Eventuali altre iniziative

Il corso di Laurea Magistrale, tramite il Dipartimento di Ingegneria Elettronica, patrocina le iniziative di avvicinamento tra il mondo del lavoro e l'accademia. Tale costante opera di sensibilizzazione e avvicinamento si concreta nella stipula di accordi bilaterali nell'ambito di convenzioni che prevedono premi per studenti meritevoli che abbiano svolto (o stiano svolgendo) la propria tesi di laurea su argomenti specifici e di particolare interesse, borse di studio post-laurea, assegni di ricerca o addirittura finanziamento di borse di dottorato di Ricerca. 09/05/2017

## ▶ QUADRO B6 | Opinioni studenti

I risultati relativi alle risposte positive delle opinioni degli studenti sono risultati in buona parte migliori di quelli relativi all'intera Macroarea di Ingegneria. 13/06/2018

I dettagli dei dati raccolti possono essere visualizzati in maniera trasparente sul link fornito.

Descrizione link: Opinioni studenti Magistrale

Link inserito: <https://valmon.disia.unifi.it/sisvaldidat/base.php?At=uniroma2&Ind=1&keyf=803&keyc=H33&az=a>

## ▶ QUADRO B7 | Opinioni dei laureati

Gli studenti di Ingegneria Elettronica Magistrale tipicamente trovano occupazione in breve tempo. 09/09/2016

I dati Almalaurea indicano un tasso di occupazione a 1 anno pari al 82,4% con un tempo medio dalla laurea pari a 3 mesi. A 3 anni questo dato è ben del 92,9%. Inoltre una parte significativa dei laureati svolge attività di tirocinio o praticantato (senza cercare lavoro). Si tratta dell'11,8% a 1 anno e 14,3% a 3 anni dalla laurea.

Il guadagno mensile netto è superiore ai 1438€.  
Le valutazioni del corso di laurea sono ampiamente favorevoli.

Descrizione link: Link AlmaLaurea su opinione dei laureati magistrali

Link inserito: <http://statistiche.almaLaurea.it/universita/statistiche/trasparenza?CODICIONE=0580207303000001>



▶ QUADRO C1

Dati di ingresso, di percorso e di uscita

12/09/2018

Descrizione link: Dati di ingresso e uscita

Link inserito:

<http://elettronica.uniroma2.it/index.php?page=iscritti-e-laureati/framescheda.php?anno=2015&corstipo=LS&ateneo=70027&facolta->

▶ QUADRO C2

Efficacia Esterna

12/09/2018

Descrizione link: Condizioni occupazionali

Link inserito: <http://elettronica.uniroma2.it/index.php?page=condizioni-occupazionali>

▶ QUADRO C3

Opinioni enti e imprese con accordi di stage / tirocinio curriculare o extra-curriculare

12/09/2018

Descrizione link: Opinioni delle aziende

Link inserito: <http://elettronica.uniroma2.it/index.php?page=opinioni-delle-aziende>



## ▶ QUADRO D1

### Struttura organizzativa e responsabilità $\frac{1}{2}$ a livello di Ateneo

12/06/2018

Struttura organizzativa e le responsabilità  $\frac{1}{2}$  a livello di Ateneo e nelle sue articolazioni interne

Pdf inserito: [visualizza](#)

Descrizione Pdf: Struttura organizzativa e responsabilità  $\frac{1}{2}$  a livello di Ateneo per l'Assicurazione della Qualità  $\frac{1}{2}$  nelle attività formative

## ▶ QUADRO D2

### Organizzazione e responsabilità $\frac{1}{2}$ della AQ a livello del Corso di Studio

01/04/2019

Il Corso di Studio concorre alla realizzazione del progetto di Assicurazione della Qualità  $\frac{1}{2}$  (AQ) per la formazione, in coerenza con gli indirizzi di AQ di Ateneo. Il Corso di Studio afferisce al Dipartimento di Ingegneria Elettronica che ne assume la responsabilità  $\frac{1}{2}$  e gli oneri di gestione.

I referenti per la Qualità  $\frac{1}{2}$  del Dipartimento garantiscono il collegamento tra la Commissione Paritetica e i Gruppi di Riesame dei Corsi di Studio ad esso afferenti e svolgono la funzione di interfaccia verso il Presidio di Qualità  $\frac{1}{2}$  (PQ) e il Nucleo di Valutazione (NdV).

#### **A) Attori del processo di Assicurazione della Qualità $\frac{1}{2}$**

Il **Coordinatore del Corso di Studio**, prof. Marcello Salmeri,  $\frac{1}{2}$  stato eletto dal Consiglio di Corso di Studio il 21 giugno 2016 e nominato dal Rettore il 27 luglio 2016. Egli svolge le funzioni di

- Presidente del Consiglio di Corso di Studi in Ingegneria Elettronica;
- Pianificazione del calendario delle riunioni del Consiglio di Corso di Studi e delle commissioni che fanno parte dell'organizzazione del Corso di Studio stesso;
- Pianificazione del calendario e delle convocazioni delle sedute di laurea coadiuvato dal Servizio Didattico di Dipartimento;
- Redazione della documentazione e dei verbali relativi al Corso di Studio, coadiuvato dalle commissioni preposte;
- Istruzione delle pratiche relative ai piani di studio, alle abbreviazioni di corso, al riconoscimento di esami, ai trasferimenti da altri corsi di laurea e/o altri atenei, al riconoscimento degli esami sostenuti nell'ambito del progetto Erasmus o altri progetti internazionali. Nelle pratiche di ammissione alla laurea magistrale  $\frac{1}{2}$  coadiuvato dalla Commissione per la Verifica dei Requisiti di Ammissione.

La **Commissione per la Gestione della Qualità  $\frac{1}{2}$**   $\frac{1}{2}$  stata nominata dal Consiglio di Corso di Studi l'11 ottobre 2016 e svolge le funzioni di

- Realizzare gli interventi per l'assicurazione della qualità  $\frac{1}{2}$  del Corso di Studio, soddisfacendo le disposizioni dell'ateneo, dell'ANVUR e della CRUI;
- Concorrere alla progettazione, alla realizzazione e alla verifica delle attività  $\frac{1}{2}$  correlate al Corso di Studio.

La Commissione  $\frac{1}{2}$  costituita da:

- il Coordinatore del Corso di Studio Prof. Marcello Salmeri,
- il Prof. Paolo Colantonio, che ne assume il ruolo di Responsabile,
- il Prof. Eugenio Martinelli,

- il Prof. Stefano Bertazzoni,
- il Prof. Mauro Giaconi,
- la Sig.ra Margherita Musetti.

La **Commissione Didattica** è stata nominata dal Consiglio di Corso di Studi il 30 maggio 2017 e svolge le funzioni di

- Fornire supporto al Coordinatore del Corso di Studio in merito ai diversi aspetti relativi alla sua gestione ordinaria;
- Fornire parere in merito alla coerenza fra i crediti assegnati alle attività formative e gli specifici obiettivi formativi programmati;
- Progettazione, elaborazione e verifica delle attività didattiche e formative sulla base di indicazioni proprie o delle strutture didattiche.

La Commissione è costituita da:

- il Coordinatore del Corso di Studio Prof. Marcello Salmeri,
- il Prof. Paolo Colantonio, Responsabile della Commissione per la Gestione della Qualità,
- la sig.ra Margherita Musetti, responsabile del Servizio Didattico di Dipartimento;
- il Prof. Ernesto Limiti, il Prof. Gian Carlo Cardarilli, il Prof. Riccardo Marino, il Prof. Corrado Di Natale, il Prof. Aldo Di Carlo, referenti degli indirizzi della Laurea Magistrale.

Il **Gruppo di Riesame** è stato nominato dal Consiglio di Corso di Studi l'11 ottobre 2016 e svolge le funzioni di

- Individuare gli interventi migliorativi, segnalandone il responsabile e precisandone le scadenze temporali e gli indicatori che permettono di verificarne il grado di attuazione;
- Verificare l'avvenuto raggiungimento degli obiettivi perseguiti o individuare le eventuali motivazioni di un mancato o parziale raggiungimento;
- Redigere il Rapporto Annuale di Riesame (RAR) e il Rapporto Ciclico di Riesame (RCR) che vengono inviati al Nucleo di Valutazione e al Presidio della Qualità tramite il Referente amministrativo della Qualità del Dipartimento di riferimento.

Il Gruppo di è costituito da:

- il Coordinatore del Corso di Studio Prof. Marcello Salmeri;
- il Responsabile del Gruppo di Gestione della Qualità Prof. Paolo Colantonio;
- il Direttore del Dipartimento Prof. Ernesto Limiti;
- il Prof. Cristiano Maria Verrelli;
- la Responsabile del Servizio Didattico di Dipartimento Sig.ra Margherita Musetti;
- dai rappresentanti degli studenti Elisa Franci e Riccardo Pezzilli.

La **Commissione per la Garanzia dello Studente** è stata nominata dal Consiglio di Corso di Studi l'11 ottobre 2016 e svolge le funzioni di

- Intervenire a tutela di qualunque studente che si ritenga leso nei propri diritti e interessi da disfunzioni, carenze, comportamenti insufficienti di uffici e/o docenti. È possibile rivolgersi alla commissione per presentare reclami in merito a problemi riguardanti l'organizzazione didattica e di informazione non corretta, segnalare impegni non rispettati dai docenti in merito al calendario degli esami, all'orario delle lezioni, al ricevimento, segnalare comportamenti inadeguati di uffici o singole persone. Agli studenti è assicurata la massima riservatezza.

La commissione è costituita da:

- il Coordinatore del Corso di Studio Prof. Marcello Salmeri;
- il Prof. Giancarlo Bartolucci;
- il Prof. Marco Ottavi;
- il Prof. Cristiano Maria Verrelli.

La **Commissione per la Trasparenza** è stata nominata dal Consiglio di Corso di Studi l'11 ottobre 2016 e svolge le funzioni di

- Rendere agli interessati, e soprattutto agli studenti, fruibili tutte le informazioni inerenti il percorso universitario del Corso di Studio.

La commissione è costituita da:

- il Coordinatore del Corso di Studio Prof. Marcello Salmeri;
- la Prof.ssa Arianna Mencattini;
- il Prof. Sergio Colangeli.

**Il Responsabile dell'Orientamento in ingresso e in uscita** è stato nominato dal Consiglio di Corso di Studi il 19 dicembre 2016 e svolge le funzioni di

- Coordinare insieme al Coordinatore del Corso di Studi Prof. Marcello Salmeri e al referente amministrativo di Dipartimento Dr.ssa Rosanna Gervasio le attività di orientamento e tutoraggio del Corso di Studio;
- Aggiornare la presentazione del Corso di Studi;
- Tenere traccia degli incontri di orientamento svolti presso le scuole;
- Coordinare le attività di tutoraggio con la Commissione di Orientamento e Tutorato di Ateneo e in particolare con i delegati per la Macroarea di Ingegneria Prof. Marcello Salmeri e prof. Massimiliano Schiraldi;
- Individuare le aziende del settore che potrebbero essere interessate a effettuare stage o assunzioni dei giovani laureati;
- Programmare seminari di aziende del settore allo scopo di accompagnare gli studenti nella conoscenza del mondo lavorativo.

Il responsabile è:

- la Prof.ssa Francesca Brunetti.

**La Commissione per la Verifica dei Requisiti di Ammissione** è stata nominata dal Consiglio di Corso di Studi il 30 marzo 2017 e svolge le funzioni di

- Verificare i requisiti per l'ammissione degli studenti alla Laurea Magistrale.

La commissione è costituita da:

- il prof. Franco Di Paolo;
- il prof. Lucio Scucchia.

**La Commissione Paritetica** è stata nominata dal Consiglio di Dipartimento il 6 ottobre 2016 e svolge le funzioni di

- Valuta, in accordo al punto D.1 del Documento approvato dal Consiglio Direttivo dell'ANVUR il 24 luglio 2012, sulla base delle informazioni derivanti dalla Scheda Unica Annuale dei Corsi di Studio (SUA-CdS), dei risultati della rilevazione dell'opinione degli studenti e di altre informazioni istituzionali disponibili, se:
  - a) il progetto del Corso di Studio mantenga la dovuta attenzione alle funzioni e competenze richieste dalle prospettive occupazionali e di sviluppo personale e professionale, individuate tenuto conto delle esigenze del sistema economico e produttivo;
  - b) i risultati di apprendimento attesi siano efficaci in relazione alle funzioni e competenze di riferimento;
  - c) la qualificazione dei Docenti, i metodi di trasmissione delle conoscenze e delle abilità, i materiali e gli ausili didattici, i laboratori, le aule, le attrezzature siano efficaci per raggiungere gli obiettivi di apprendimento al livello desiderato;
  - d) i metodi di esame consentano di accertare correttamente i risultati ottenuti in relazione ai risultati di apprendimento attesi;
  - e) al Riesame annuale conseguano efficaci interventi correttivi sui Corsi di Studio negli anni successivi;
  - f) i questionari relativi alla soddisfazione degli studenti siano efficacemente gestiti, analizzati, utilizzati;
  - g) l'istituzione universitaria renda effettivamente disponibili al pubblico, mediante una pubblicazione regolare e accessibile delle parti pubbliche della SUA-CdS, informazioni aggiornate, imparziali, obiettive, quantitative e qualitative, su ciascun Corso di Studio offerto.
- Individua indicatori per la valutazione dei risultati della didattica e dei servizi agli studenti;
- Promuove le innovazioni dei percorsi didattici, l'istruzione permanente, l'orientamento pre e post-laurea, il tutorato;

- Formula pareri sull'attivazione e soppressione dei corsi di studio.

I rappresentanti dei docenti del Dipartimento sono:

- la prof.ssa Arianna Mencattini;
- la prof.ssa Ernestina Cianca;
- il prof. Andrea Reale;
- la prof.ssa Francesca Brunetti.

I rappresentanti degli studenti sono:

- Elisa Franci;
- Luca Fiorentinoi;
- Giovanni Natalini;
- Sara Saida.

Il **Comitato di Indirizzo di Corso di Studio** è costituito da docenti e da esponenti del mondo del lavoro, della cultura e della ricerca con profili culturali coerenti con quelli tipici dei corsi di Laurea e Laurea Magistrale afferenti al CdS ed è nominato coordinato dal Coordinatore del CdS.

Il Comitato riflette, approfondisce e fornisce elementi in merito alle effettive potenzialità occupazionali dei laureati fornendo indicazioni su possibili miglioramenti dell'offerta formativa in termini di conoscenze e competenze.

## **B) Processo di Assicurazione della Qualità**

Il Processo di Assicurazione della Qualità per il CdS prevede l'attuazione dei seguenti punti.

### **1. Definizione dei risultati di apprendimento attesi.**

I risultati di apprendimento che ci si attende siano conseguiti da tutti coloro che concludono positivamente un percorso formativo sono espressi attraverso un parametro europeo, i Descrittori di Dublino, in base ad accordi internazionali. Tali risultati sono alla base della progettazione del percorso formativo, che viene disegnato in funzione di tali intenti. Annualmente, essi sono verificati e modificati o confermati ai fini della richiesta di rinnovo della istituzione/attivazione, anche in base alle osservazioni riportate della relazione della Commissione paritetica e del Rapporto di Riesame redatto dal Gruppo di Riesame, come anche della verifica della loro coerenza con i fabbisogni e le aspettative della società e del mercato del lavoro.

Le eventuali proposte di modifica vengono discusse dalla Commissione per la Gestione di Assicurazione della Qualità e dalla Commissione Paritetica e quindi deliberata dal Consiglio di Dipartimento di Ingegneria Elettronica.

### **2. Progetto e pianificazione del percorso formativo che permetta di raggiungere i risultati di apprendimento attesi stabiliti.**

Nel rispetto della normativa e del Regolamento didattico di Ateneo, la responsabilità del progetto del percorso formativo è affidata al Coordinatore del Corso di Studio, coadiuvato dalla Commissione per la Gestione della Qualità e dove necessario dai docenti responsabili degli insegnamenti dei singoli corsi.

Il progetto del percorso formativo è approvato dal Dipartimento di Ingegneria Elettronica entro il mese di gennaio di ciascun anno solare antecedente l'entrata in vigore dello stesso. Il progetto si intende tacitamente rinnovato allorquando non intervengano modifiche alla struttura dello stesso o interventi normativi tali da necessitarne la modifica.

La delibera relativa è trasmessa dal Dipartimento agli organi centrali dell'Ateneo per la sua definitiva approvazione.

### **3. Disponibilità di risorse di docenza, infrastrutture e servizi adeguate.**

Spetta al Direttore del Dipartimento la responsabilità di reperire le risorse di docenza, ove possibile all'interno dell'Ateneo (con la collaborazione e l'accordo degli altri Dipartimenti dell'Ateneo). Le procedure di conferimento degli insegnamenti (anche mediante contratto) si svolgono in armonia con le pratiche segnalate dalla Divisione I - Ripartizione 1 - Settore III Supplenze e Professori a contratto.

I relativi bandi, redatti in accordo con l'apposito regolamento di Ateneo, vengono emanati e resi pubblici sul sito internet del Dipartimento di Ingegneria Elettronica (<http://eln.uniroma2.it>).



Relativamente alle risorse:

- Le infrastrutture necessarie sono assegnate al Corso di Studi dal Dipartimento di Ingegneria Elettronica e sono mantenute a cura e a carico dello stesso Dipartimento.
- L'assegnazione delle aule/laboratori ai singoli insegnamenti e in occasione degli esami è curata collegialmente dai Direttori dei Dipartimenti di Ingegneria (Elettronica, Industriale, Impresa, Civile e Informatica) che affidano materialmente la procedura stessa a personale tecnico dei Dipartimenti a tale compito preposto. L'assegnazione delle Aule avviene almeno un mese prima dell'inizio delle lezioni di ciascun semestre in cui i corsi sono articolati e quindi, di norma, entro i primi di settembre e Febbraio per il primo e secondo semestre rispettivamente.
- L'assegnazione aule per le sedute di Laurea è curata collegialmente dai Direttori dei Dipartimenti di Ingegneria che affidano materialmente la procedura stessa a personale tecnico dei Dipartimenti a tale compito preposto. Di norma le sedute di Laurea vengono fissate in periodi comuni con gli altri Corsi di Laurea in Ingegneria e in particolare entro il mese di maggio di ciascun anno accademico. Di norma sono previste sedute di Laurea nei mesi di luglio, settembre, dicembre, febbraio, maggio per ciascun Anno Accademico. Per il Regolamento Didattico di Ateneo, l'ultimo giorno di maggio è comunque il termine per le lauree dell'anno accademico precedente.
- Le aule di Lettura sono in comune con gli altri Corsi di Laurea in Ingegneria presso gli edifici della Didattica, fornendo sia la postazione di lavoro che la connessione ad internet tramite WiFi a ciascuno studente fornito di idoneo supporto hardware e con le proprie credenziali di accesso. La Biblioteca di Area (<http://biblio.ing.uniroma2.it>) fornisce, oltre ad ulteriori postazioni di lavoro e di accesso internet fisse, la possibilità di consultazione di testi e periodici scientifici disponibili per abbonamento.

#### **4. Monitoraggio dei risultati del processo formativo, al fine di verificare il grado di raggiungimento degli obiettivi stabiliti, ovvero la qualità del servizio di formazione offerto.**

Il Corso di studio cura e programma attività:

- di raccolta e analisi delle informazioni relative alla qualità di erogazione della didattica e dei servizi connessi, delle valutazioni della qualità del percorso formativo proposto;
- di valutazione del livello e della qualità dell'apprendimento;
- di monitoraggio delle carriere degli studenti;
- di aggiornamento (continuo) delle informazioni sulla scheda SUA-CdS.

Tali attività sono deliberate dalla Commissione per la Gestione della Qualità e attuate dal Coordinatore del Corso di Studi Prof. Marcello Salmeri, coadiuvato in questo da tutti i docenti responsabili di insegnamenti del Corso di Laurea, con il supporto finanziario del Dipartimento di Ingegneria Elettronica.

#### **5. Definizione di un sistema di gestione, ovvero una organizzazione nella quale siano definite le responsabilità per la gestione del CdS, in grado di garantire una gestione efficace del CdS e delle attività per l'Assicurazione di Qualità.**

Le attività per l'Assicurazione di Qualità coinvolgono, oltre ai componenti delle commissioni, anche altri docenti e ricercatori.

Il **Servizio di Tutoraggio** ai quali gli studenti possono rivolgersi in caso di difficoltà nel loro percorso di apprendimento o necessitano comunque di supporto sono:

- il Coordinatore del Corso di Studi Prof. Marcello Salmeri,

coadiuvato dai referenti tutor.

L'**organizzazione e programmazione di attività e servizi di informazione** è svolta da:

- il Coordinatore del Corso di Studi Prof. Marcello Salmeri,
- dal Direttore del Dipartimento Prof. Ernesto Limiti;
- dalla responsabile del Servizio Didattico di Dipartimento Sig.ra Margherita Musetti;
- dal referente di Dipartimento Dott.ssa Rosanna Gervasio.

Le **decisioni riguardo gli aspetti connessi con i test di ingresso** sono delegate a:

- il Coordinatore del Corso di Studi Prof. Marcello Salmeri,

in collaborazione con

- i coordinatori degli altri corsi di studio;
- il coordinatore della Macroarea Prof. Silvello Betti;
- la responsabile dei test di ingresso di Macroarea Prof.ssa Ernestina Cianca.

Il Corso di Studi inoltre:

- Propone e gestisce servizi per la mobilità internazionale degli studenti (tra cui Erasmus/Campus). L'organizzazione generale avviene per il tramite della stretta collaborazione tra tutti i dipartimenti di Ingegneria che a tale scopo mettono a disposizione proprie unità di personale tecnico.
- La definizione del calendario delle lezioni e degli esami è deliberata dal Consiglio di Dipartimento dopo l'avvenuta copertura degli insegnamenti avvenuta tramite appositi bandi emanati dallo stesso Dipartimento. Tale definizione avviene in ogni modo in accordo con gli altri dipartimenti dell'area di Ingegneria, dovendosi condividere le strutture necessarie: a tale scopo i Dipartimenti mettono a disposizione unità di personale tecnico a cui viene dato il compito di coordinare, di concerto con i coordinatori dei Corsi di Laurea, gli orari e l'assegnazione delle risorse strumentali.
- La definizione del calendario delle sedute di laurea è stabilita dal Coordinatore del Corso di Studio in accordo con le altre unità interessate.

**6. Rendere pubbliche le informazioni relative alla propria organizzazione e all'offerta didattica, secondo i principi di trasparenza indicati nell'allegato A del DM 47/13.**

Il Responsabile del sito internet del Corso di Laurea è il Coordinatore del Corso di Studio Prof. Marcello Salmeri. Il Sito internet (<http://www.elettronica.uniroma2.it>) mette a disposizione e pubblica online informazioni complete, accessibili e costantemente aggiornate su attività formative / azioni / risorse / infrastrutture, tra cui il calendario didattico, gli orari di ricevimento, gli avvisi e comunicazioni per studenti relativamente a didattica e servizi per gli stessi, ecc. Eventuali altri mezzi di comunicazione e diffusione delle informazioni sono stabiliti dal Coordinatore stesso.

**7. Promuovere il miglioramento, se non continuo, almeno periodico del servizio di formazione e del sistema di gestione, da condurre annualmente e che deve comportare la redazione di un rapporto annuale consuntivo e riepilogativo.**

La promozione del miglioramento del servizio di formazione avviene a cura della Commissione di Gestione della Qualità e prevede periodicamente l'ascolto della Commissione Paritetica e del Gruppo di Riesame, per verificare l'efficacia delle azioni introdotte e proporre eventualmente ulteriori azioni correttive. A cadenza annuale viene redatto un rapporto a cura della Commissione di Gestione della Qualità, oltre al necessario Rapporto del Riesame, che propone ulteriori azioni di miglioramento oltre a azioni di diffusione delle informazioni raccolte.

A tale scopo si avvale del supporto, messo a disposizione dal Dipartimento di Elettronica, della Segreteria Didattica (affiancata alla Segreteria Studenti) per la distribuzione di questionari e per la raccolta degli stessi per complementare i questionari compilati online dagli studenti del Corso di Laurea.



QUADRO D3

Programmazione dei lavori e scadenze di attuazione delle iniziative

01/04/2019

In accordo con il Presidio di Qualità, e in riferimento alle scadenze relative alle procedure di accreditamento, il Corso di Studio in Ingegneria Elettronica osserverà il calendario delle scadenze indicate dall'Ateneo sulla pagina web del PQA. La compilazione dei documenti è coordinata a livello di Ateneo, secondo indicazioni del PQA.

Descrizione link: Scadenze di attuazione delle iniziative

Link inserito: <http://pqa.uniroma2.it/223-2/sua-cds/procedure-e-scadenze-sua-cds-2019/>

▶ QUADRO D4

Riesame annuale

01/04/2019

Il gruppo di Riesame del Corso di Laurea prevede una serie di incontri volti a verificare l'efficacia degli interventi programmati nonché ad aggiornare indicatori di massima ritenuti efficaci a valutare l'andamento in itinere del Corso di Laurea nell'anno accademico in corso.

In particolare, si prevede che il gruppo si riunisca, al di là di incontri informali ulteriori tra i suoi componenti, prima dell'inizio delle lezioni (ossia nella seconda metà del mese di settembre). Dopo lo svolgimento delle prime settimane di lezione dei corsi (ossia ai primi di Novembre) si verificherà la necessità o meno di aggiustamenti e/o correzioni, mentre è previsto che il gruppo effettui la riunione definitiva per la stesura del rapporto alla fine dell'anno solare (fine dicembre).

Descrizione link: Pagina web del Gruppo di Riesame

Link inserito: <http://elettronica.uniroma2.it/index.php?page=gruppo-per-il-riesame>

▶ QUADRO D5

Progettazione del CdS

▶ QUADRO D6

Eventuali altri documenti ritenuti utili per motivare l'attivazione del Corso di Studio



## Informazioni generali sul Corso di Studi

<b>Università</b>	Università degli Studi di ROMA "Tor Vergata"
<b>Nome del corso in italiano</b> RD	Ingegneria Elettronica
<b>Nome del corso in inglese</b> RD	Electronic Engineering
<b>Classe</b> RD	LM-29 - Ingegneria elettronica
<b>Lingua in cui si tiene il corso</b> RD	italiano
<b>Eventuale indirizzo internet del corso di laurea</b> RD	<a href="http://www.elettronica.uniroma2.it">http://www.elettronica.uniroma2.it</a>
<b>Tasse</b>	<a href="http://iseeu.uniroma2.it">http://iseeu.uniroma2.it</a>
<b>Modalità di svolgimento</b> RD	a. Corso di studio convenzionale



## Corsi interateneo

RD



Questo campo dev'essere compilato solo per corsi di studi interateneo,

Un corso si dice "interateneo" quando gli Atenei partecipanti stipulano una convenzione finalizzata a disciplinare direttamente gli obiettivi e le attività formative di un unico corso di studio, che viene attivato congiuntamente dagli Atenei coinvolti, con uno degli Atenei che (anche a turno) segue la gestione amministrativa del corso. Gli Atenei coinvolti si accordano altresì sulla parte degli insegnamenti che viene attivata da ciascuno; e dev'essere previsto il rilascio a tutti gli studenti iscritti di un titolo di studio congiunto (anche attraverso la predisposizione di una doppia pergamena - doppio titolo).

Un corso interateneo può coinvolgere solo atenei italiani, oppure atenei italiani e atenei stranieri. In questo ultimo caso il corso di studi risulta essere internazionale ai sensi del DM 1059/13.

Corsi di studio erogati integralmente da un Ateneo italiano, anche in presenza di convenzioni con uno o più Atenei stranieri che, disciplinando essenzialmente programmi di mobilità internazionale degli studenti (generalmente in regime di scambio), prevedono il rilascio agli studenti interessati anche di un titolo di studio rilasciato da Atenei stranieri, non sono corsi interateneo. In questo caso le relative convenzioni non devono essere inserite qui ma nel campo "Assistenza e accordi per la mobilità internazionale degli studenti" del quadro B5 della scheda SUA-CdS.

Per i corsi interateneo, in questo campo devono essere indicati quali sono gli Atenei coinvolti, ed essere inserita la convenzione che regola, fra le altre cose, la suddivisione delle attività formative del corso fra di essi.

Qualsiasi intervento su questo campo si configura come modifica di ordinamento. In caso nella scheda SUA-CdS dell'A.A. 14-15 siano state inserite in questo campo delle convenzioni non relative a corsi interateneo, tali convenzioni devono essere spostate nel campo "Assistenza e accordi per la mobilità internazionale degli studenti" del quadro B5. In caso non venga effettuata alcuna altra modifica all'ordinamento, è sufficiente indicare nel campo "Comunicazioni dell'Ateneo al CUN" l'informazione che questo spostamento è l'unica modifica di ordinamento effettuata quest'anno per assicurare l'approvazione automatica dell'ordinamento da parte del CUN.

Non sono presenti atenei in convenzione

## Referenti e Strutture

<b>Presidente (o Referente o Coordinatore) del CdS</b>	SALMERI Marcello
<b>Organo Collegiale di gestione del corso di studio</b>	Consiglio di Corso di Studi in Ingegneria Elettronica
<b>Struttura didattica di riferimento</b>	Ingegneria Elettronica

## Docenti di Riferimento

N.	COGNOME	NOME	SETTORE	QUALIFICA	PESO	TIPO SSD	Incarico didattico
1.	AUF DER MAUR	Matthias	ING-INF/01	RD	1	Caratterizzante	1. SIMULAZIONE DI DISPOSITIVI ELETTRONICI
2.	BROWN	Thomas Meredith	ING-INF/01	PA	1	Caratterizzante	1. ELETTRONICA ORGANICA E BIOLOGICA 2. OPTOELETTRONICA
3.	CICCOGNANI	Walter	ING-INF/01	RU	1	Caratterizzante	1. SISTEMI DI MISURA AD ALTA FREQUENZA
4.	DI CARLO	Aldo	ING-INF/01	PO	1	Caratterizzante	1. NANOELETTRONICA
5.	REALE	Andrea	ING-INF/01	PA	1	Caratterizzante	1. OPTOELETTRONICA 2. LABORATORIO DI DISPOSITIVI E SISTEMI PER L'ENERGIA E L'EFFICIENZA ENERGETICA 3. ELETTRONICA PER L'ENERGIA RINNOVABILE

6.	SALMERI	Marcello	ING-INF/07	PA	1	Caratterizzante	1. MODULO 1
7.	SERINO	Antonio	ING-INF/01	RU	1	Caratterizzante	1. SISTEMI DI MISURA AD ALTA FREQUENZA
8.	TOMEI	Patrizio	ING-INF/04	PO	1	Affine	1. SISTEMI ADATTATIVI

✓ requisito di docenza (numero e tipologia) verificato con successo!

✓ requisito di docenza (incarico didattico) verificato con successo!



## Rappresentanti Studenti

COGNOME	NOME	EMAIL	TELEFONO
Franci	Elisa	elisa.franci@libero.it	3201166441
Pezzilli	Riccardo	riccardo.pezzilli@gmail.com	3206636198



## Gruppo di gestione AQ

COGNOME	NOME
Bertazzoni	Stefano
Colantonio	Paolo
Giaconi	Mauro
Martinelli	Eugenio
Musetti	Margherita
Salmeri	Marcello



## Tutor

COGNOME	NOME	EMAIL	TIPO
DI PAOLO	Franco		
CICCOGNANI	Walter		

BRUNETTI	Francesca		
MENCATTINI SCIUNZI	Arianna		
AGRESTI	Antonio		
SAGGIO	Giovanni		
SCUCCHIA	Lucio		
MARTINELLI	Eugenio		
BERTAZZONI	Stefano		
VERRELLI	Cristiano Maria		

## ► Programmazione degli accessi

Programmazione nazionale (art.1 Legge 264/1999)	No
Programmazione locale (art.2 Legge 264/1999)	No

## ► Sedi del Corso

**DM 6/2019** Allegato A - requisiti di docenza

<b>Sede del corso: Via del Politecnico 1 00133 - ROMA</b>	
Data di inizio dell'attività didattica	01/10/2019
Studenti previsti	80

## ► Eventuali Curriculum

Non sono previsti curricula



## Altre Informazioni



<b>Codice interno all'ateneo del corso</b>	H33
<b>Massimo numero di crediti riconoscibili</b>	12 DM 16/3/2007 Art 4 <a href="#">Nota 1063 del 29/04/2011</a>
<b>Corsi della medesima classe</b>	<ul style="list-style-type: none"><li>Ingegneria Meccatronica</li></ul>



## Date delibere di riferimento



Data di approvazione della struttura didattica	30/01/2013
Data di approvazione del senato accademico/consiglio di amministrazione	22/01/2013
Data della consultazione con le organizzazioni rappresentative a livello locale della produzione, servizi, professioni	22/01/2008 -
Data del parere favorevole del Comitato regionale di Coordinamento	



## Sintesi della relazione tecnica del nucleo di valutazione

Il Nucleo di valutazione ha esaminato la proposta di questo Corso di Studio e la ha valutata alla luce dei parametri indicati dalla normativa vigente. Ha giudicato in particolare in modo positivo la specificazione delle esigenze formative anche attraverso contatti e consultazioni con le parti interessate, le motivazioni della proposta, la definizione delle prospettive professionali, la definizione degli obiettivi di apprendimento con riferimento ai descrittori adottati in sede europea declinati in funzione dei contenuti specifici del corso, la coerenza del progetto formativo con i suoi obiettivi, la specifica delle politiche di accesso. Il Nucleo giudica corretta la progettazione proposta e ritiene che essa possa contribuire agli obiettivi prefissati di razionalizzazione e qualificazione dell'offerta formativa dell'Università di Roma "Tor Vergata".

Il Nucleo ha infine verificato l'adeguatezza e la compatibilità con le risorse disponibili di docenza e attrezzature: per quanto riguarda le proposte dei corsi di studio della Facoltà di Ingegneria, il



Nucleo ritiene opportuna una piu' attenta programmazione, al fine di garantire una compatibilita' delle dimensioni del corpo docente con la numerosita' degli studenti.



## Relazione Nucleo di Valutazione per accreditamento

**i** La relazione completa del NdV necessaria per la procedura di accreditamento dei corsi di studio deve essere inserita nell'apposito spazio all'interno della scheda SUA-CdS denominato "Relazione Nucleo di Valutazione per accreditamento" entro la scadenza del 8 marzo 2019 **SOLO per i corsi di nuova istituzione**. La relazione del Nucleo può essere redatta seguendo i criteri valutativi, di seguito riepilogati, dettagliati nelle linee guida ANVUR per l'accREDITAMENTO iniziale dei Corsi di Studio di nuova attivazione, consultabili sul sito dell'ANVUR  
[Linee guida ANVUR](#)

1. Motivazioni per la progettazione/attivazione del CdS
2. Analisi della domanda di formazione
3. Analisi dei profili di competenza e dei risultati di apprendimento attesi
4. L'esperienza dello studente (Analisi delle modalità che verranno adottate per garantire che l'andamento delle attività formative e dei risultati del CdS sia coerente con gli obiettivi e sia gestito correttamente rispetto a criteri di qualità con un forte impegno alla collegialità da parte del corpo docente)
5. Risorse previste
6. Assicurazione della Qualità

Il Nucleo di valutazione ha esaminato la proposta di questo Corso di Studio e la ha valutata alla luce dei parametri indicati dalla normativa vigente. Ha giudicato in particolare in modo positivo la specificazione delle esigenze formative anche attraverso contatti e consultazioni con le parti interessate, le motivazioni della proposta, la definizione delle prospettive professionali, la definizione degli obiettivi di apprendimento con riferimento ai descrittori adottati in sede europea declinati in funzione dei contenuti specifici del corso, la coerenza del progetto formativo con i suoi obiettivi, la specificità delle politiche di accesso. Il Nucleo giudica corretta la progettazione proposta e ritiene che essa possa contribuire agli obiettivi prefissati di razionalizzazione e qualificazione dell'offerta formativa dell'Università di Roma "Tor Vergata".

Il Nucleo ha infine verificato l'adeguatezza e la compatibilità con le risorse disponibili di docenza e attrezzature: per quanto riguarda le proposte dei corsi di studio della Facoltà di Ingegneria, il Nucleo ritiene opportuna una piu' attenta programmazione, al fine di garantire una compatibilità delle dimensioni del corpo docente con la numerosità degli studenti.



## Sintesi del parere del comitato regionale di coordinamento

RAD



Offerta didattica erogata

	coorte	CUIN	insegnamento	settori insegnamento	docente	settore docente	ore di didattica assistita
1	2019	271920337	<b>AFFIDABILITA' DI SISTEMI DIGITALI</b> <i>semestrale</i>	ING-INF/01	Marco OTTAVI <i>Professore Associato confermato</i>	ING-INF/01	90
2	2018	271912397	<b>AMBIENT ASSISTED LIVING</b> <i>semestrale</i>	ING-INF/01	Giovanni SAGGIO <i>Ricercatore confermato</i>	ING-INF/01	60
3	2018	271912401	<b>CIRCUITI DISTRIBUITI PER ALTA FREQUENZA</b> <i>semestrale</i>	ING-INF/01	Giancarlo BARTOLUCCI <i>Professore Associato confermato</i>	ING-INF/01	60
4	2018	271912401	<b>CIRCUITI DISTRIBUITI PER ALTA FREQUENZA</b> <i>semestrale</i>	ING-INF/01	Franco DI PAOLO <i>Ricercatore confermato</i>	ING-INF/01	30
5	2018	271915490	<b>CONTROL OF ELECTRICAL MACHINES</b> <i>semestrale</i>	ING-INF/04	Cristiano Maria VERRELLI <i>Professore Associato (L. 240/10)</i>	ING-INF/04	60
6	2018	271915491	<b>CONTROL OF MECHANICAL SYSTEMS</b> <i>semestrale</i>	ING-INF/04	Riccardo MARINO <i>Professore Ordinario</i>	ING-INF/04	90
7	2019	271920326	<b>CONTROLLO DI SISTEMI INDUSTRIALI</b> <i>semestrale</i>	ING-INF/04	Giovanni Luca SANTOSUOSSO <i>Professore Associato confermato</i>	ING-INF/04	90
8	2019	271920321	<b>DISPOSITIVI ELETTRONICI E SENSORI</b> <i>semestrale</i>	ING-INF/01	Corrado DI NATALE <i>Professore Ordinario</i>	ING-INF/01	90
9	2018	271912410	<b>ELABORAZIONE DI IMMAGINI</b> <i>semestrale</i>	ING-INF/07	Arianna MENCATTINI SCIUNZI <i>Ricercatore confermato</i>	ING-INF/07	60
10	2019	271920322	<b>ELETTRONICA DI ALTA FREQUENZA I</b> <i>semestrale</i>	ING-INF/01	Franco DI PAOLO <i>Ricercatore confermato</i>	ING-INF/01	30
			<b>ELETTRONICA DI ALTA</b>		Ernesto LIMITI		

11	2019	271920322	<b>FREQUENZA I</b> <i>semestrale</i>	ING-INF/01	<i>Professore Ordinario</i>	ING-INF/01	60
12	2018	271912400	<b>ELETTRONICA DI ALTA FREQUENZA II</b> <i>semestrale</i>	ING-INF/01	Paolo COLANTONIO <i>Professore Ordinario (L. 240/10)</i>	ING-INF/01	90
13	2019	271920335	<b>ELETTRONICA DI INTERFACCIA E CIRCUITI INTEGRATI ANALOGICI</b> <i>semestrale</i>	ING-INF/01	Christian FALCONI <i>Ricercatore confermato</i>	ING-INF/01	60
14	2018	271912384	<b>ELETTRONICA DI POTENZA</b> <i>semestrale</i>	ING-INF/01	Stefano BIFARETTI <i>Professore Associato (L. 240/10)</i>	ING-IND/32	90
15	2018	271912383	<b>ELETTRONICA ORGANICA E BIOLOGICA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Thomas Meredith BROWN <i>Professore Associato confermato</i>	ING-INF/01	90
16	2018	271912386	<b>ELETTRONICA PER L'ENERGIA RINNOVABILE</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Andrea REALE <i>Professore Associato (L. 240/10)</i>	ING-INF/01	60
17	2018	271912404	<b>ELETTRONICA PER LE TELECOMUNICAZIONI</b> <i>semestrale</i>	ING-INF/01	Gian Carlo CARDARILLI <i>Professore Ordinario</i>	ING-INF/01	120
18	2018	271912391	<b>IDENTIFICAZIONE DI SISTEMI DINAMICI</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Patrizio TOMEI <i>Professore Ordinario</i>	ING-INF/04	60
19	2018	271912385	<b>LABORATORIO DI DISPOSITIVI E SISTEMI PER L'ENERGIA E L'EFFICIENZA ENERGETICA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Andrea REALE <i>Professore Associato (L. 240/10)</i>	ING-INF/01	60
20	2018	271912385	<b>LABORATORIO DI DISPOSITIVI E SISTEMI PER L'ENERGIA E L'EFFICIENZA ENERGETICA</b> <i>semestrale</i>	ING-INF/01	Francesca BRUNETTI <i>Professore Associato (L. 240/10)</i>	ING-INF/01	60
21	2018	271912411	<b>MISURE ELETTRICHE 2</b> <i>semestrale</i>	ING-INF/07	Giuseppe FAZIO <i>Professore Associato confermato</i>	ING-INF/07	60

22	2019	271920329	<b>MODULO 1</b> (modulo di MISURE ED ANALISI DATI) <i>semestrale</i>	ING-INF/07	<b>Docente di riferimento</b> Marcello SALMERI <i>Professore Associato confermato</i>	ING-INF/07	90
23	2018	271912406	<b>MODULO 1</b> (modulo di ARCHITETTURE E SISTEMI VLSI PER IL DSP) <i>semestrale</i>	ING-INF/01	Marco RE <i>Professore Associato confermato</i>	ING-INF/01	90
24	2019	271920328	<b>MODULO 2</b> (modulo di MISURE ED ANALISI DATI) <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Marcello SALMERI <i>Professore Associato confermato</i>	ING-INF/07	30
25	2018	271912407	<b>MODULO 2</b> (modulo di ARCHITETTURE E SISTEMI VLSI PER IL DSP) <i>semestrale</i>	ING-INF/01	Marco RE <i>Professore Associato confermato</i>	ING-INF/01	30
26	2018	271912409	<b>NANOELETRONICA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Aldo DI CARLO <i>Professore Ordinario</i>	ING-INF/01	60
27	2019	271920323	<b>OPTOELETRONICA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Thomas Meredith BROWN <i>Professore Associato confermato</i>	ING-INF/01	30
28	2019	271920323	<b>OPTOELETRONICA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Andrea REALE <i>Professore Associato (L. 240/10)</i>	ING-INF/01	30
29	2019	271920323	<b>OPTOELETRONICA</b> <i>semestrale</i>	ING-INF/01	Francesca BRUNETTI <i>Professore Associato (L. 240/10)</i>	ING-INF/01	30
30	2018	271912398	<b>PATTERN RECOGNITION E MACHINE LEARNING</b> <i>semestrale</i>	ING-INF/01	Eugenio MARTINELLI <i>Professore Associato (L. 240/10)</i>	ING-INF/01	60
31	2019	271920324	<b>PROGETTAZIONE DI CIRCUITI E SISTEMI VLSI</b> <i>semestrale</i>	ING-INF/01	Gian Carlo CARDARILLI <i>Professore Ordinario</i>	ING-INF/01	90

32	2018	271912396	<b>SENSORI CHIMICI E BIOSENSORI</b> <i>semestrale</i>	ING-INF/01	Corrado DI NATALE <i>Professore Ordinario</i>	ING-INF/01	60
33	2018	271916335	<b>SIMULAZIONE DI DISPOSITIVI ELETTRONICI</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Matthias AUF DER MAUR <i>Ricercatore a t.d. - t.pieno (art. 24 c.3-b L. 240/10)</i>	ING-INF/01	60
34	2019	271920325	<b>SINTESI DEI CIRCUITI</b> <i>semestrale</i>	ING-IND/31	Fausto SARGENI <i>Professore Associato confermato</i>	ING-IND/31	90
35	2018	271912395	<b>SISTEMI ADATTATIVI</b> <i>semestrale</i>	ING-INF/04	<b>Docente di riferimento</b> Patrizio TOMEI <i>Professore Ordinario</i>	ING-INF/04	60
36	2018	271912402	<b>SISTEMI DI MISURA AD ALTA FREQUENZA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Walter CICCOGNANI <i>Ricercatore confermato</i>	ING-INF/01	30
37	2018	271912402	<b>SISTEMI DI MISURA AD ALTA FREQUENZA</b> <i>semestrale</i>	ING-INF/01	<b>Docente di riferimento</b> Antonio SERINO <i>Ricercatore confermato</i>	ING-INF/01	30
38	2019	271920331	<b>SISTEMI DIGITALI PER L'ELABORAZIONE DI SEGNALI ED IMMAGINI</b> <i>semestrale</i>	ING-INF/01	Gian Carlo CARDARILLI <i>Professore Ordinario</i>	ING-INF/01	30
39	2019	271920331	<b>SISTEMI DIGITALI PER L'ELABORAZIONE DI SEGNALI ED IMMAGINI</b> <i>semestrale</i>	ING-INF/01	Fabio POLLASTRONE		30
40	2018	271912403	<b>SISTEMI ELETTRONICI PER LA SICUREZZA</b> <i>semestrale</i>	ING-INF/01	Ernesto LIMITI <i>Professore Ordinario</i>	ING-INF/01	30
41	2018	271912403	<b>SISTEMI ELETTRONICI PER LA SICUREZZA</b> <i>semestrale</i>	ING-INF/01	Patrick Ettore LONGHI <i>Ricercatore a t.d. - t.pieno (art. 24 c.3-a L. 240/10)</i>	ING-INF/01	30
42	2019	271920330	<b>SISTEMI ELETTRONICI PER LO SPAZIO</b> <i>semestrale</i>	ING-INF/01	Sergio COLANGELI		30
43	2019	271920330	<b>SISTEMI ELETTRONICI PER LO SPAZIO</b> <i>semestrale</i>	ING-INF/01	Ernesto LIMITI <i>Professore Ordinario</i>	ING-INF/01	30

---

ore totali	2520
------------	------

---



## Offerta didattica programmata

Attività caratterizzanti	settore	CFU Ins	CFU Off	CFU Rad
Ingegneria elettronica	ING-INF/01 Elettronica	105	45	45 - 75
	↳ <i>DISPOSITIVI ELETTRONICI E SENSORI (NESSUNA CANALIZZAZIONE) (1 anno) - 9 CFU - semestrale - obbl</i>			
	↳ <i>ELETTRONICA DI ALTA FREQUENZA I (NESSUNA CANALIZZAZIONE) (1 anno) - 9 CFU - semestrale - obbl</i>			
	↳ <i>OPTOELETTRONICA (NESSUNA CANALIZZAZIONE) (1 anno) - 9 CFU - semestrale - obbl</i>			
	↳ <i>PROGETTAZIONE DI CIRCUITI E SISTEMI VLSI (NESSUNA CANALIZZAZIONE) (1 anno) - 9 CFU - semestrale - obbl</i>			
	↳ <i>ELETTRONICA ORGANICA E BIOLOGICA (2 anno) - 9 CFU - semestrale - obbl</i>			
	↳ <i>ELETTRONICA DI POTENZA (2 anno) - 9 CFU - semestrale - obbl</i>			
	↳ <i>ELETTRONICA DI ALTA FREQUENZA II (2 anno) - 9 CFU - semestrale - obbl</i>			
	↳ <i>ARCHITETTURE E SISTEMI VLSI PER IL DSP (2 anno) - 12 CFU - semestrale - obbl</i>			
	↳ <i>MODULO 1 (2 anno) - 9 CFU - semestrale - obbl</i>			
	ING-INF/07 Misure elettriche e elettroniche			
↳ <i>MISURE ED ANALISI DATI (1 anno) - 12 CFU - semestrale - obbl</i>				
	↳ <i>MODULO 1 (1 anno) - 9 CFU - semestrale - obbl</i>			
<b>Minimo di crediti riservati dall'ateneo: - (minimo da D.M. 45)</b>				
<b>Totale attività caratterizzanti</b>			45	45 - 75

Attività affini	settore	CFU Ins	CFU Off	CFU Rad
	ING-IND/31 Elettrotecnica			
	↳ <i>SINTESI DEI CIRCUITI (NESSUNA CANALIZZAZIONE) (1 anno) - 9 CFU - semestrale - obbl</i>			



	ING-INF/01 Elettronica			
	↳ MISURE ED ANALISI DATI (1 anno) - 12 CFU - semestrale - obbl			
	↳ MODULO 2 (1 anno) - 3 CFU - semestrale - obbl			
	↳ SISTEMI ELETTRONICI PER LO SPAZIO (NESSUNA CANALIZZAZIONE) (1 anno) - 6 CFU - semestrale - obbl			
	↳ SISTEMI DIGITALI PER L'ELABORAZIONE DI SEGNALI ED IMMAGINI (1 anno) - 6 CFU - semestrale - obbl			
	↳ ELETTRONICA DI POTENZA (2 anno) - 9 CFU - semestrale - obbl			
	↳ LABORATORIO DI DISPOSITIVI E SISTEMI PER L'ENERGIA E L'EFFICIENZA ENERGETICA (2 anno) - 12 CFU - semestrale - obbl			
	↳ ELETTRONICA PER L'ENERGIA RINNOVABILE (2 anno) - 6 CFU - semestrale - obbl			
	↳ IDENTIFICAZIONE DI SISTEMI DINAMICI (2 anno) - 6 CFU - semestrale - obbl			
	↳ SENSORI CHIMICI E BIOSENSORI (2 anno) - 6 CFU - semestrale - obbl			
	↳ AMBIENT ASSISTED LIVING (2 anno) - 6 CFU - semestrale			
	↳ PATTERN RECOGNITION E MACHINE LEARNING (2 anno) - 6 CFU - semestrale - obbl			
Attività formative affini o integrative	↳ SIMULAZIONE DI DISPOSITIVI ELETTRONICI (2 anno) - 6 CFU - semestrale - obbl	183	45	12 - 45 min 12
	↳ CIRCUITI DISTRIBUITI PER ALTA FREQUENZA (2 anno) - 9 CFU - semestrale - obbl			
	↳ SISTEMI DI MISURA AD ALTA FREQUENZA (2 anno) - 6 CFU - semestrale - obbl			
	↳ SISTEMI ELETTRONICI PER LA SICUREZZA (2 anno) - 6 CFU - semestrale - obbl			
	↳ ELETTRONICA PER LE TELECOMUNICAZIONI (2 anno) - 12 CFU - semestrale - obbl			
	↳ ARCHITETTURE E SISTEMI VLSI PER IL DSP (2 anno) - 12 CFU - semestrale - obbl			
	↳ MODULO 2 (2 anno) - 3 CFU - semestrale - obbl			
	↳ SISTEMI ELETTRONICI PER LO SPAZIO (2 anno) - 6 CFU - semestrale - obbl			
	↳ NANOELETTRONICA (2 anno) - 6 CFU - semestrale			
	↳ CONTROLLO DI SISTEMI INDUSTRIALI (NESSUNA CANALIZZAZIONE) (1 anno) - 9 CFU - semestrale - obbl			
	↳ CONTROL OF MECHANICAL SYSTEMS (2 anno) - 9 CFU - semestrale - obbl			

↳	CONTROL OF ELECTRICAL MACHINES (2 anno) - 6 CFU - semestrale - obbl			
↳	SISTEMI ADATTATIVI (2 anno) - 6 CFU - semestrale - obbl			
<b>Totale attività Affini</b>			45	12 - 45

Altre attività		CFU	CFU Rad
A scelta dello studente		12	12 - 12
Per la prova finale		15	15 - 15
Ulteriori attività formative (art. 10, comma 5, lettera d)	Ulteriori conoscenze linguistiche	-	-
	Abilità $\frac{1}{2}$ informatiche e telematiche	-	-
	Tirocini formativi e di orientamento	3	3 - 3
	Altre conoscenze utili per l'inserimento nel mondo del lavoro	-	-
Minimo di crediti riservati dall'ateneo alle Attività art. 10, comma 5 lett. d		3	
Per stages e tirocini presso imprese, enti pubblici o privati, ordini professionali		-	-
<b>Totale Altre Attività</b>		30	30 - 30

**CFU totali per il conseguimento del titolo**

**120**

**CFU totali inseriti**

120

87 - 150



## Raggruppamento settori

per modificare il raggruppamento dei settori



## Attività caratterizzanti R<sup>a</sup>D

ambito disciplinare	settore	CFU		minimo da D.M. per l'ambito
		min	max	
Ingegneria elettronica	ING-INF/01 Elettronica	45	75	-
	ING-INF/02 Campi elettromagnetici			
	ING-INF/07 Misure elettriche e elettroniche			
<b>Minimo di crediti riservati dall'ateneo</b> minimo da D.M. 45:				-
<b>Totale Attività Caratterizzanti</b>				45 - 75



## Attività affini R<sup>a</sup>D

ambito disciplinare	settore	CFU		minimo da D.M. per l'ambito
		min	max	
Attività $\frac{1}{2}$ formative affini o integrative	FIS/03 - Fisica della materia	12	45	12
	ING-IND/31 - Elettrotecnica			
	ING-INF/01 - Elettronica			
	ING-INF/03 - Telecomunicazioni			
	ING-INF/04 - Automatica			
	ING-INF/05 - Sistemi di elaborazione delle informazioni			
<b>Totale Attività Affini</b>				12 - 45



## Altre attività

ambito disciplinare		CFU min	CFU max
A scelta dello studente		12	12
Per la prova finale		15	15
Ulteriori attività formative (art. 10, comma 5, lettera d)	Ulteriori conoscenze linguistiche	-	-
	Abilità $\frac{1}{2}$ informatiche e telematiche	-	-
	Tirocini formativi e di orientamento	3	3
	Altre conoscenze utili per l'inserimento nel mondo del lavoro	-	-
Minimo di crediti riservati dall'ateneo alle Attività art. 10, comma 5 lett. d		3	
Per stages e tirocini presso imprese, enti pubblici o privati, ordini professionali		-	-
<b>Totale Altre Attività</b>		<b>30 - 30</b>	



## Riepilogo CFU

<b>CFU totali per il conseguimento del titolo</b>	<b>120</b>
Range CFU totali del corso	87 - 150



## Comunicazioni dell'ateneo al CUN

Con riferimento alle osservazioni effettuate nell'adunanza del 24.03.2010 del CUN relativamente all'ordinamento didattico della Laurea in Ingegneria Elettronica, nella presente versione se ne è tenuto conto ed in particolare:

- La somma del numero massimo di CFU indicato per le attività formative caratterizzanti e dei minimi totali indicati per le altre attività formative eccede i CFU totali per il conseguimento del titolo. Si chiede di eliminare l'incongruenza riconsiderando i CFU assegnati.

L'incongruenza è stata corretta (tale somma si attesta ora a 117)

- Si richiede di rimuovere la voce "Ingegneri in telecomunicazioni - (2.2.1.4.3)" in quanto essa non pare giustificata dal contenuto dell'ordinamento ed inoltre esiste una LM specifica offerta dal medesimo ateneo.

La voce  $\frac{1}{2}$  stata rimossa.

- I CFU a scelta dello studente appaiono eccessivi. Non sono infatti ammesse interpretazioni limitative o riduttive delle norme: esse prevedono che le attività  $\frac{1}{2}$  a scelta degli studenti siano da loro selezionate in completa autonomia.  $\frac{1}{2}$  necessario ridurre tali CFU o, in alternativa, fornire un'adeguata motivazione, in particolare del valore massimo assegnato.

Il numero massimo di CFU a scelta dello studente  $\frac{1}{2}$  stato ridotto da 18 (15% del totale) a 12 (10% del totale).

- Poichè  $\frac{1}{2}$  gli obiettivi formativi della classe stabiliscono che "I laureati nei corsi di laurea magistrale della classe devono essere in grado di utilizzare fluentemente, in forma scritta e orale, almeno una lingua dell'Unione Europea oltre l'italiano, con riferimento anche ai lessici disciplinari"  $\frac{1}{2}$  necessario prevedere un congruo numero di CFU per acquisire tali competenze linguistiche nel corso di laurea magistrale o, in alternativa, dichiarare che tali competenze sono richieste tra i requisiti d'accesso.

Le competenze necessarie sono parte dei requisiti di accesso. Sono quindi state inserite esplicitamente tra tali requisiti nell'apposita sezione.

- Alla voce "conoscenze richieste per l'accesso" i requisiti curriculari che devono essere posseduti per l'ammissione sono indicati in forma vaga e generica. I requisiti curriculari possono riferirsi al possesso di una laurea in una certa classe e/o a numeri di CFU conseguiti in insiemi di settori scientifico disciplinari e devono essere applicabili a laureati di qualsiasi sede.

La voce "conoscenze richieste per l'accesso"  $\frac{1}{2}$  stata completamente riscritta, includendo menzione esplicita alla padronanza di una lingua dell'Unione Europea.

- E' possibile rimandare la determinazione dettagliata dei requisiti curriculari al regolamento didattico del corso di studio, ma occorre in tal caso fare esplicito riferimento a tale circostanza. Si sottolinea inoltre che la verifica della personale preparazione deve essere prevista in ogni caso, con modalità  $\frac{1}{2}$  che possono essere definite opportunamente nel regolamento didattico del corso di studio.

Nella voce "conoscenze richieste per l'accesso" si rimanda esplicitamente, laddove necessario, al regolamento didattico del corso di studi, distinguendo le due fasi di verifica dei requisiti curriculari e della personale preparazione.



**Motivi dell'istituzione di più  $\frac{1}{2}$  corsi nella classe**

RA'D

Inserimento del testo obbligatorio.



**Note relative alle attività  $\frac{1}{2}$  di base**

RA'D



**Note relative alle altre attività  $\frac{1}{2}$**

RA'D



## Motivazioni dell'inserimento nelle attività $\frac{1}{2}$ affini di settori previsti dalla classe o Note attività $\frac{1}{2}$ affini

R<sup>AD</sup>

### **(Settori della classe inseriti nelle attività affini e anche/già inseriti in ambiti di base o caratterizzanti : ING-INF/01 )**

Nel SSD ING-INF/01 (Elettronica) convergono competenze specifiche di numerose aree culturali diverse. Si va dal campo delle alte frequenze a quelle dell'altissima integrazione, dall'optoelettronica alla sensoristica, dall'elettronica industriale alla elaborazione dei segnali e delle immagini.

Si  $\frac{1}{2}$  ritenuto opportuno richiedere l'inserimento di tale SSD anche tra le materie affini al fine di permettere in determinati percorsi formativi l'approfondimento di specifiche tematiche essenziali per il completamento curriculare dell'indirizzo, e in altri una competenza in settori diversi da quello proprio dell'indirizzo stesso.

Il regolamento didattico del corso di studio e l'offerta formativa saranno tali da consentire agli studenti che lo vogliono di seguire percorsi formativi nei quali sia presente un'adeguata quantità  $\frac{1}{2}$  di crediti in settori affini e integrativi che non sono già  $\frac{1}{2}$  caratterizzanti.



## Note relative alle attività $\frac{1}{2}$ caratterizzanti

R<sup>AD</sup>